

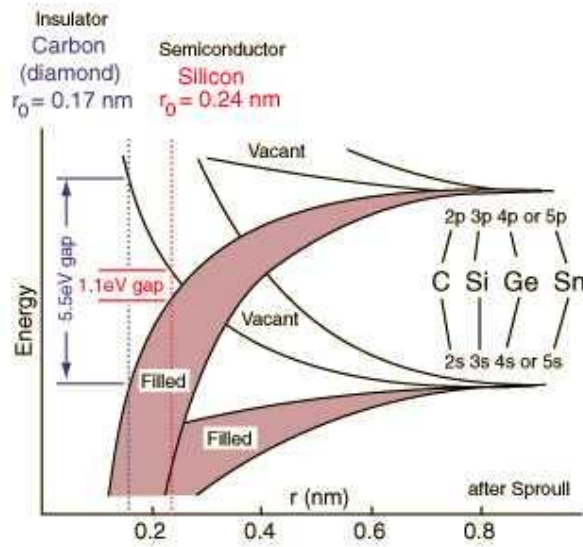
## चैप्टर-5

### अर्ध चालक डिवाइस (Semiconductor Device)

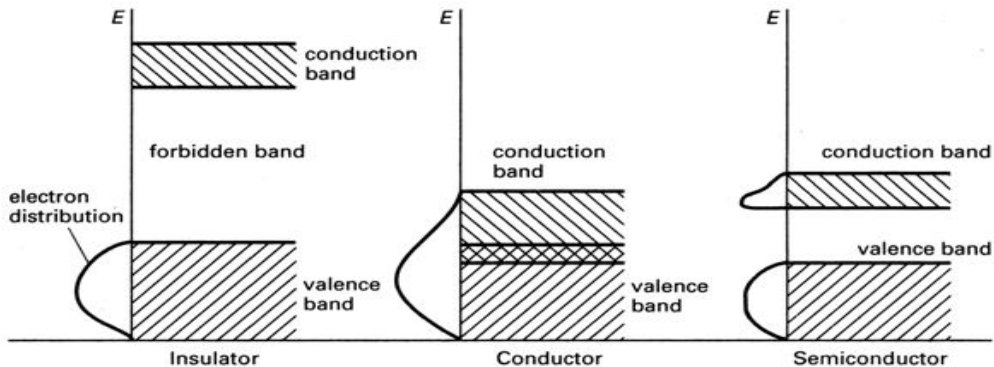
#### ELECTRON ENERGY AND ENERGY BAND :

परमाणु में electron विभिन्न कक्षाओं में न्युक्लियस के चारों ओर घूमते हैं। एक निश्चित कक्षा में घूमते इलेक्ट्रॉन की निश्चित एनर्जी होती है। न्युक्लियस के निकटतम आर्बिट में घूमने वाले इलेक्ट्रॉन की एनर्जी न्यूनतम एवं सबसे बाहरी आर्बिट में घूमने वाले इलेक्ट्रॉन की एनर्जी सबसे अधिक होती है। सबसे बाहरी आर्बिट को संयोजी कक्षा ( **Valency Orbit** ) कहते हैं। किसी इलेक्ट्रॉन को उसके आर्बिट से बाहर निकालने के लिए एनर्जी की आवश्यकता होती है क्योंकि न्युक्लियस के नजदीकी आर्बिट के इलेक्ट्रॉन न्युक्लियस के आकर्षण बल से जुड़े रहते हैं तथा जैसे जैसे कक्षा बढ़ती जाती है इलेक्ट्रॉन से आकर्षण बल कम होता जाता है। यदि परमाणु में इलेक्ट्रॉन को एक आर्बिट से दूसरे आर्बिट में ट्रांसफर करना है तो इलेक्ट्रॉन को न्युक्लियस के आकर्षण बल से ज्यादा एनर्जी देनी होगी।

यदि किसी परमाणु को बाहर से प्रकाश आदि के रूप में एनर्जी दी जाती है तो परमाणु के इलेक्ट्रॉन उत्तेजित (**excited**) हो जाते हैं। और इस समय इलेक्ट्रॉन कम एनर्जी की कक्षा से अधिक एनर्जी की कक्षा में ट्रांसफर हो जाता है।



वैलेंसी इलेक्ट्रॉन की बांडिंग क्रिया के कारण हर पदार्थ के एटम आपस में जुड़े रहते हैं। हर एटम में यह गुण होता है कि वह अपने आखिरी आर्बिट में  $2N^2$  इलेक्ट्रॉन पूरा करने का प्रयत्न करता है। अधिकतर एलीमेंट्स की बाहरी कक्षा अधूरी होती है अर्थात उनके आखरी चक्र में  $2N^2$  इलेक्ट्रॉन नहीं होते हैं जिससे तत्व सक्रिय हो जाते हैं और यह दूसरे परमाणु से सौदेबाजी करना आरंभ कर देते हैं। इस क्रिया में परमाणु के इलेक्ट्रॉन की हानि, लाभ या साझेदारी हो सकती है।



किसी चालक पदार्थ में विद्युत धारा का बहना उसकी बाहरी कक्षा में मौजूद electron के प्रवाह के कारण होता है। ये electron पदार्थ के परमाणुओं के वे electron होते हैं जो कि सबसे बाहरी आर्बिट (कक्षा) में रहने के कारण न्यूक्लियस (नाभिक) से अन्य कक्षाओं की तुलना में कम बल से जुड़े रहते हैं एवं बहुत कम ऊर्जा मिलने पर ही परमाणु से पृथक हो जाते हैं। पदार्थों को विद्युत चालकता के आधार पर इन्हें तीन वर्गों में बाँटा गया है।

### 1. कंडक्टर, 2. इंसुलेटर, 3. सेमीकंडक्टर।

तीनों मटेरियल की तुलना नीचे लिखे अनुसार है:-

स.क्र.	तुलनात्मक पैरामीटर	कंडक्टर	इंसुलेटर	सेमी कंडक्टर
1	कंडक्टिविटी	बहुत अधिक	बहुत कम	मध्यम
2	रेजिस्टिविटी	बहुत कम	बहुत अधिक	मध्यम
3	फोरबिडन गैप	नो गैप	लाज गैप	मध्यम गैप
4	रेजिस्टेंस को-एफिशियेंट तापमान पर	घनात्मक	ऋणात्मक	ऋणात्मक
5	रेजिस्टेंस तापमान के प्रभाव पर	तापमान बढ़ेगा तो रेजिस्टेंस बढ़ेगा	तापमान बढ़ेगा तो रेजिस्टेंस घटेगा	तापमान बढ़ेगा तो रेजिस्टेंस घटेगा
6	कंडक्शन के लिए उपलब्ध इलेक्ट्रॉन की संख्या	बहुत अधिक	बहुत कम	मध्यम
7	कमरे के तापमान के अनुसार कंडक्टिविटी	बहुत अच्छी	नहीं	मध्यम
8	पदार्थ	एल्युमीनियम, ताँबा आदि	ग्लास, पेपर, माइका आदि	जरमेनियम, सिलिकॉन आदि
9	उपयोग	बायोरिंग में	वायर का इंसुलेटर कैपेसेटर	सेमी कंडक्टर कम्पॉनेंट

कुछ प्रमुख कंडक्टर, सेमीकंडक्टर एवं इंसुलेटर पदार्थों की कमरे के तापमान पर कंडक्टिविटी एवं रेजिस्टिविटी निम्नानुसार है:-

पदार्थ का नाम	कंडक्टिविटी $\Omega^{-1}\text{m}^{-1}$	रेजिस्टिविटी $\Omega/\text{मी}$	वर्गीकरण
चाँदी Silver	$6.25 \times 10^7$	$1.6 \times 10^{-8}$	कंडक्टर
ताँबा (Copper)	$5.88 \times 10^7$	$1.7 \times 10^{-8}$	
एल्युमीनियम (Aluminium)	$3.85 \times 10^7$	$2.6 \times 10^{-8}$	
जरमेनियम शुद्ध (Germanium-Pure)	1.54	$6.5 \times 10^{-1}$	सेमी कंडक्टर
सिलिकॉन शुद्ध (Silicon-Pure)	$5.0 \times 10^{-4}$	$2.0 \times 10^3$	
पोर्सलेन (Porcelain)	$3.33 \times 10^{-10}$	$3.0 \times 10^9$	इंसुलेटर
ग्लास	$5.88 \times 10^{-12}$	$1.7 \times 10^{11}$	
कठोर रबर	$1.0 \times 10^{-16}$	$1.0 \times 10^{16}$	

### सेमीकंडक्टर ( Semi Conductor ) :

सेमीकंडक्टर की कंडक्टिविटी कंडक्टर और इंसुलेटर के बीच होती है जो  $10^{-6}$  से  $10^{-5}$  ओम /मीटर होती है तथा सेमीकंडक्टर तापमान पर निर्भर करती हैं। सेमीकंडक्टर निगेटिव तापमान कोफिशियेंट की श्रेणी में आते हैं। कुछ प्रमुख सेमीकंडक्टर के नाम हैं- जरमेनियम, सिलिकॉन, कार्बन, टिन, आर्सेनिक, बोरोन आदि।

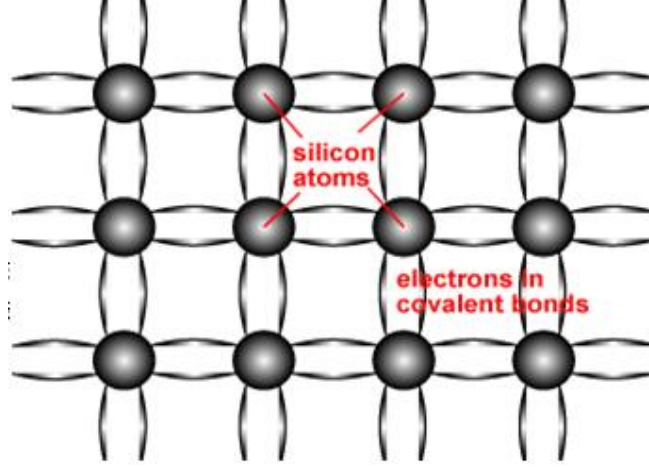
वास्तव में इन पदार्थों के वैलेंसी बैंड पूरे भरे होते हैं और कंडक्शन बैंड बिल्कुल खाली रहते हैं जैसे कि इंसुलेटर्स में होते हैं। सेमीकंडक्टर में वैलेंस बैंड और कंडक्शन बैंड के मध्य फोरबिडन ऊर्जा गैप बहुत कम होता है। इसलिए हल्के इलेक्ट्रिक फील्ड से ही वैलेंसी इलेक्ट्रॉन वैलेंसी बैंड से कंडक्शन बैंड में पहुँच जाते हैं। ये पदार्थ साधारण अवस्था में इंसुलेटर की तरह व्यवहार करते हैं परन्तु जब तापम.

अन बढ़ता है तब ज्यादा संख्या में इलेक्ट्रॉन कंडक्शन बैंड में पहुँचते हैं जिससे इनकी कंडक्टिविटी बढ़ जाती है।

### सेमीकंडक्टर (Semi Conductor) में बॉन्ड्स :

प्योर सेमीकंडक्टर्स में एटम के वैलेंसी इलेक्ट्रॉन्स की आपसी साझेदारी से बॉन्ड बनते हैं। जिनको कोवैलेंट बॉन्ड कहते हैं। बॉन्ड बनाने में हर परमाणु से वैलेंसी इलेक्ट्रॉन साझेदारी करते हैं और बॉन्ड बनाने वाले सभी परमाणु इसका लाभ उठाते हैं।

चित्र में सिलिकॉन के एटम के कोवैलेंट बॉन्ड्स को दिखाया गया है –



जर्मैनियम periodic table के चतुर्थ वर्ग का तत्व है इसका परमाणु भार 72.59 तथा परमाणु संख्या 32 है। इसमें चार वैलेंसी इलेक्ट्रॉन होते हैं अर्थात् बाहर की कक्षा में 4 इलेक्ट्रॉन होते हैं। जैसे कि पहले बताया गया है कि जर्मैनियम का परमाणु अपने बाहरी चक्र में 8 इलेक्ट्रॉन पूरा करने का प्रयत्न करेगा। इसके लिए जर्मैनियम परमाणु को दूसरे परमाणु के मध्य साझेदारी स्थापित करना पड़ती है और हर पड़ोसी परमाणु को मध्य वाले परमाणु के साथ इलेक्ट्रॉन्स की साझेदारी करनी पड़ती है।

इस प्रकार मध्य वाला एटम अपने 4 इलेक्ट्रॉन की साझेदारी पड़ोसी एटम से कर लेता है। जिससे इसके बाहरी कक्षा में 8 इलेक्ट्रॉन हो जाते हैं। इसलिए साधारण अवस्था में सेमीकंडक्टर में करंट का प्रवाह नहीं होता इस अवस्था में सेमीकंडक्टर इंसुलेटर की तरह व्यवहार करता है।

### सेमीकंडक्टर की विशेषताएं :

सेमीकंडक्टर की रजिस्टिविटी कंडक्टर और इंसुलेटर के बीच अर्थात् 10<sup>2</sup> से 0.5 ओह्म पर मीटर होती है। परंतु अकेली रजिस्टिविटी के आधार पर यह निर्धारित नहीं होता कि इस रजिस्टिविटी का कोई भी पदार्थ सेमीकंडक्टर ही होगा। इसकी कई और विशेषताएं भी होती हैं जो इनको दूसरे पदार्थों से अलग करती हैं।

1. सेमी कंडक्टर की रजिस्टिविटी 10<sup>2</sup> से 0.5 ओह्म/मीटर होती है। यहां यह प्रश्न उठता है कि तब तो नाइक्रोम की रजिस्टिविटी (1 Ω/मी) रखकर इसे भी सेमीकंडक्टर श्रेणी रखना चाहिए परंतु ऐसा नहीं है। कारण है कि नाइक्रोम दो मेटल का मिश्रण है। इसके परमाणुओं की आउटर आर्बिट में चार वैलेंसी इलेक्ट्रॉन नहीं होते।

2. सेमीकंडक्टर्स निगेटिव तापक्रम कोएफिशियेंट श्रेणी में आते हैं तापक्रम बढ़ने से इनके रजिस्टेंस में कमी आती है और घटने पर यह बढ़ता है। इस विशेषता के अनुसार कम तापमान पर सेमीकंडक्टर इंसुलेटर की तरह और अधिक तापक्रम पर कंडक्टर की तरह व्यवहार करता है। किसी सेमीकंडक्टर के तापमान T एवं सेमीकंडक्टर की रजिस्टिविटी R के मध्य निम्न संबंध होता है—

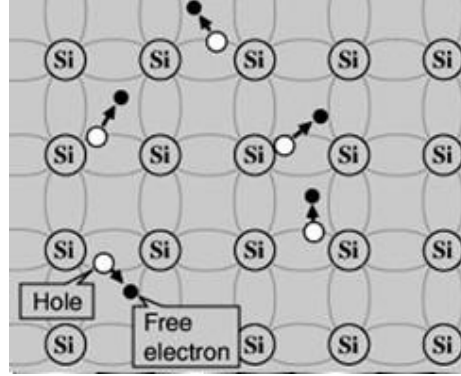
$$R = A_c B / T$$

यहाँ  $A_c$  तथा  $B$  प्रयुक्त सेमीकंडक्टर के नियतांक हैं।

3. जब इसमें इम्प्योरिटी (जैसे आर्सेनिक, एंटीमनी आदि) मिलाई जाती है इसके करंट बहने की क्षमता में बेहद परिवर्तन आ जाता है। वास्तव में सेमीकंडक्टर की इसी विशेषता का लाभ उठाकर सॉलिड स्टेट कंपोनेंट जैसे डायोड, ट्रांजिस्टर आदि बनाते हैं।

### इन्ट्रिन्सिक सेमीकंडक्टर (Intrinsic Semi Conductor) :

शुद्ध सिलिकॉन तथा जर्मेनियम इंट्रिन्सिक सेमीकंडक्टर कहलाते हैं कम तापक्रम पर सेमीकंडक्टर के इलेक्ट्रॉन वैलेंसी बैंड में रहते हैं और कंडक्शन बैंड खाली रहता है जब सेमीकंडक्टर को गर्मी दी जाती है तब कुछ वैलेंसी इलेक्ट्रॉन वैलेंसी बैंड से कंडक्शन बैंड में आ जाते हैं और वैलेंसी बैंड में खाली स्थान छोड़ जाते हैं। सामान्य तापक्रम पर जब सेमीकंडक्टर को वोल्टेज दी जाती है तब करंट का बहना आरंभ हो जाता है जो दो प्रकार के चार्ज (इलेक्ट्रॉन तथा होल्स) के कारण बहता है। इलेक्ट्रॉन पॉजीटिव टर्मिनल की ओर तथा होल्स निगेटिव टर्मिनल की ओर मंद गति से (drift) से बहने लगते हैं इसमें कुल करंट दोनों के योग के बराबर होता है।



जब शुद्ध सेमीकंडक्टर पदार्थ में कोई उचित पदार्थ अणुद्धि के रूप में मिलाया जाता है तब इन्ट्रिन्सिक सेमीकंडक्टर पदार्थ अणुद्धि मिलाये जाने के पश्चात एक्सट्रिन्सिक सेमीकंडक्टर बन जाता है।

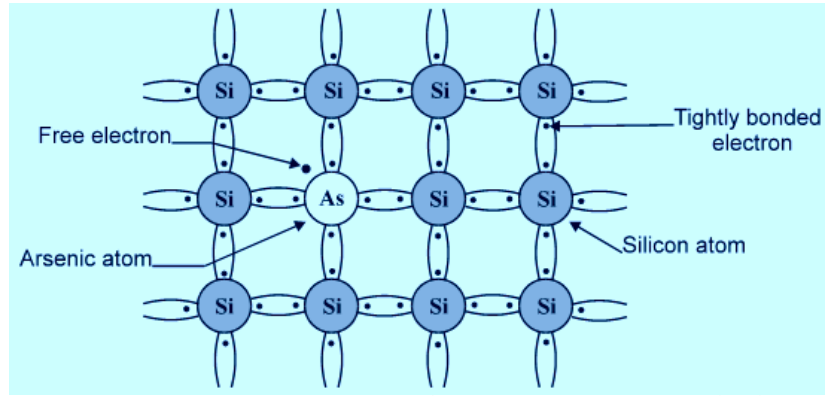
### एक्सट्रिन्सिक सेमीकंडक्टर (Extrinsic Semi Conductor) :

अभी तक हम जान चुके हैं कि कमरे के तापमान में शुद्ध सेमीकंडक्टर में कंडक्टिविटी कम होती है अतः शुद्ध सेमीकंडक्टर ज्यादा उपयोगी नहीं होते। जब शुद्ध सेमीकंडक्टर में कुछ मात्रा में निश्चित अणुद्धियाँ मिलाई जाती हैं तब सेमीकंडक्टर की कंडक्टिविटी बदल जाती है। शुद्ध सेमी कंडक्टर में अणुद्धि मिलाने की प्रक्रिया को डोपिंग कहते हैं। किसी सेमीकंडक्टर में अणुद्धि  $1:10^8$  में मिलाते हैं तो  $10^6$  से  $10^{10}$  तक कंडक्टिविटी बढ़ जाती है। अणुद्धि से इलेक्ट्रॉन या होल्स की संख्या काफी बढ़ जाती है। इस प्रकार का सेमीकंडक्टर पदार्थ एक्सट्रिन्सिक सेमीकंडक्टर कहलाता है। यह कम तापक्रम पर भी करंट बहाने में समर्थ हो जाता है। शुद्ध सेमीकंडक्टर में निम्न दो तरह की अणुद्धि मिलाई जाती है।

- I. डोनर इम्प्योरिटी (पेन्टावैलेन्ट इम्प्योरिटी)।
- II. एक्सेप्टर इम्प्योरिटी (ट्राइवैलेन्ट इम्प्योरिटी)।

#### डोनर इम्प्योरिटी (पेन्टावैलेन्ट इम्प्योरिटी)

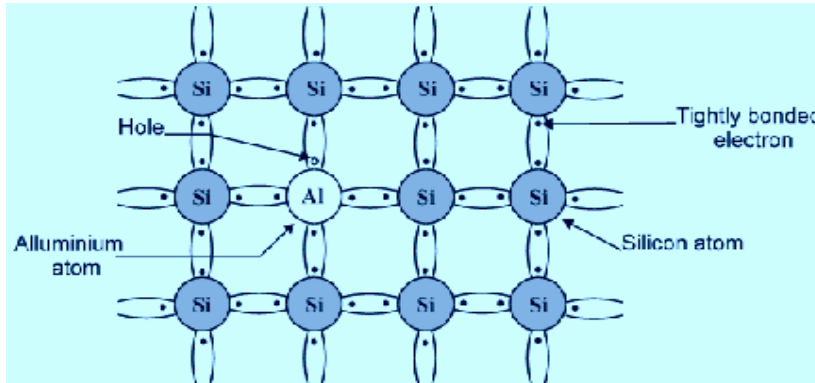
शुद्ध सिलिकॉन या जर्मेनियम को N-type एक्सट्रिन्सिक सेमीकंडक्टर बनाने के लिये उसमें पेन्टावैलेन्ट इम्प्योरिटी मिलाई जाती है। अधिकतर प्रयोग होने वाली पेन्टावैलेन्ट इम्प्योरिटी आर्सेनिक एवं एंटीमनी है। आईये सिलिकॉन में आर्सेनिक अणुद्धि को मिलाकर देखते हैं क्योंकि आर्सेनिक के बाहरी कक्षा में 5 इलेक्ट्रॉन होते हैं (कुल 33) एवं सिलिकॉन की बाहरी कक्षा में 4 इलेक्ट्रॉन होते हैं। आर्सेनिक के 4 इलेक्ट्रॉन, सिलिकॉन के 4 इलेक्ट्रॉन के साथ कोवैलेंट (covalent) बॉन्ड बना लेते हैं और आर्सेनिक का बचा हुआ पांचवा इलेक्ट्रॉन सिलिकॉन क्रिस्टल में मुक्त रहता है।



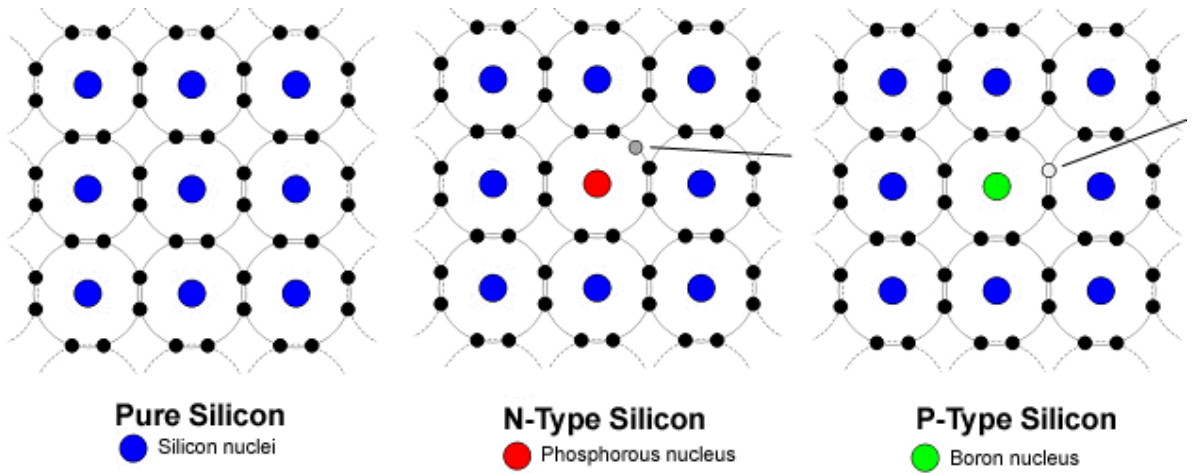
इससे सिलिकॉन क्रिस्टल की कंडक्टिविटी बढ़ जाती है इस प्रकार की अशुद्धि को डोनर अशुद्धि कहते हैं। क्योंकि आर्सेनिक ने अपना एक इलेक्ट्रॉन दान कर दिया इस प्रकार का सिलिकॉन क्रिस्टल एन टाईप सेमीकंडक्टर बन जाता है। इसमें करंट निगेटिव चार्ज इलेक्ट्रॉन द्वारा प्रवाहित होता है।

### एक्सेप्टर-इम्प्युरिटी (ट्राइवैलेन्ट इम्प्युरिटी)

शुद्ध सिलिकॉन या जर्मेनियम को **P-type** एक्सट्रिन्सिक सेमीकंडक्टर बनाने के लिये उसमें ट्राइवैलेन्ट इम्प्युरिटी मिलाई जाती है। अधिकतर प्रयोग होने वाली ट्राइवैलेन्ट इम्प्युरिटी इंडियम, एल्युमीनियम और गैलियम है। आइये जर्मेनियम में एल्युमीनियम अशुद्धि को मिलाकर देखते हैं क्योंकि एल्युमीनियम के बाहरी कक्षा में 3 इलेक्ट्रॉन होते हैं (कुल 49) एवं जर्मेनियम की बाहरी कक्षा में 4 इलेक्ट्रॉन होते हैं। जब एल्युमीनियम के 3 इलेक्ट्रॉन जर्मेनियम के 4 इलेक्ट्रॉनों के साथ कोवैलेंट बॉन्ड बनाते हैं तो एक इलेक्ट्रॉन की कमी हो जाती है। इलेक्ट्रॉन की कमी का यह हिस्सा इस प्रकार व्यवहार करता है कि जैसे कि पॉजिटिव चार्ज पार्टिकल पैदा हो गया हो जिसका चार्ज इलेक्ट्रॉन के बराबर परंतु पॉजिटिव होता है इन पार्टिकल को होल्स कहते हैं।



इस क्रिस्टल में करंट के प्रवाह करने का उत्तरदायित्व इन्हीं होल्स पर होता है। होल का पॉजिटिव चार्ज  $Q=1.6 \times 10^{-19}$  इलेक्ट्रॉन के बराबर होता है। होल्स इलेक्ट्रॉन की तरह स्वयं चलते नहीं हैं। बल्कि इलेक्ट्रॉन को अपनी ओर खींचकर आगे होल पैदा कर देते हैं। जिससे यह आभास होता है कि होल आगे बढ़ गया। इस प्रकार की अशुद्धि को एक्सेप्टर अशुद्धि या ट्राइवैलेन्ट इम्प्युरिटी कहते हैं। इस प्रक्रिया से पी टाईप सेमीकंडक्टर बन जाता है। इसमें एक इलेक्ट्रॉन की कमी बनी रहती है इसलिए इसे एक्सेप्टर भी कहते हैं।



### N- Type सेमी कंडक्टर :-

यदि सिलिकॉन या जर्मेनियम सेमीकंडक्टर में एन्टीमनी, फास्फोरस या आर्सेनिक ऐलीमेंट को अणुद्धि के रूप में सूक्ष्म मात्रा (लगभग दस लाखवा हिस्सा) में मिलाया जाए तो सेमीकंडक्टर N- type एक्सट्रिन्सिक सेमीकंडक्टर कहलाता है।

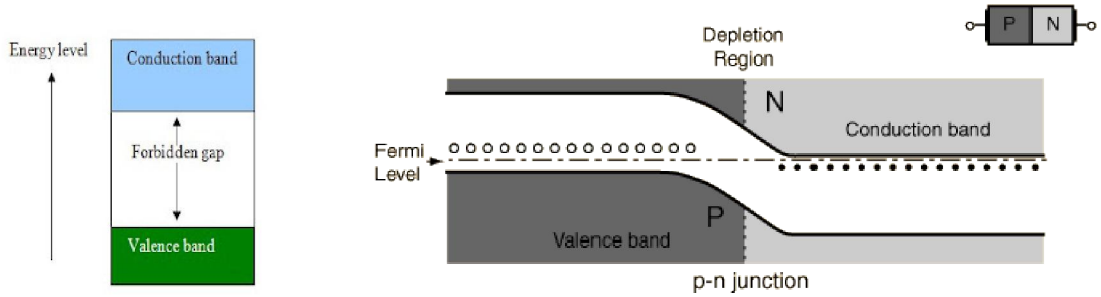
जर्मेनियम में सूक्ष्म मात्रा में आर्सेनिक को अणुद्धि के रूप में मिलाया जाता है तब आर्सेनिक के 4 तथा जर्मेनियम के 4 इलेक्ट्रॉनों के साथ कोवैलेंट (covalent) बॉण्ड बना लेते हैं और इस प्रकार आर्सेनिक का एक इलेक्ट्रॉन मुक्त रहता है जो कि बहुत कम एनर्जी पर ही कंडक्शन बैंड में आ जाता है। सिलिकॉन या जर्मेनियम में पाँचवें ग्रुप की अणुद्धि आर्सेनिक मिलाने पर अणुद्धि का प्रत्येक परमाणु एक फ्री इलेक्ट्रॉन देकर प्लस आयन बन जाता है तथा इस अणुद्धि युक्त कंडक्टर्स को N- type सेमी. कंडक्टर कहते हैं N- type सेमीकंडक्टर्स में होल्स की अपेक्षा स्वतंत्र इलेक्ट्रॉनों की संख्या बहुत अधिक होती है। N- type सेमीकंडक्टर में धारा का प्रवाह फ्री इलेक्ट्रॉन की वजह से होता है जिनमें निगेटिव चार्ज होता है।

### P- type सेमीकंडक्टर :-

यदि सिलिकॉन या जर्मेनियम सेमीकंडक्टर में बोरान, इंडियम, एल्युमीनियम या गैलियम को अणुद्धि के रूप में सूक्ष्म मात्रा (लगभग दस लाखवा हिस्सा) मिलाया जाए तो सेमीकंडक्टर P-type एक्सट्रिन्सिक सेमीकंडक्टर कहलाता है। जर्मेनियम में इंडियम अणुद्धि के रूप में मिलाया जाता है तब अणुद्धि की मात्रा बहुत कम होती है इसलिए इंडियम के परमाणु को जर्मेनियम परमाणु घेर लेते हैं। इंडियम परमाणु की बाह्य आर्बिट में तीन इलेक्ट्रॉन होते हैं तथा जर्मेनियम के तीन परमाणु के साथ कोवैलेंट (covalent) बॉण्ड बना लेते हैं और इस प्रकार जर्मेनियम का चौथा इलेक्ट्रॉन इंडियम के साथ कोवैलेंट बॉण्ड नहीं बना पाता है अतः इंडियम परमाणु के एक इलेक्ट्रॉन की कमी बनी रहती है। जिससे चौथे कोवैलेंट बॉण्ड में इलेक्ट्रॉन की कमी से होल्स पैदा हो जाता है इस अपूर्ण कोवैलेंट बॉण्ड में अन्य इलेक्ट्रॉन को ग्रहण करने की प्रवृत्ति होती है। जिससे यह निकट के कोवैलेंट बॉण्ड से एक इलेक्ट्रॉन खींच कर अपनी पूर्ती कर लेता है लेकिन पास के कोवैलेंट बॉण्ड में एक इलेक्ट्रॉन की कमी हो जाती है अर्थात् वहाँ पुनः होल्स निर्मित हो जाता है। अतः इस को एक्सेप्टर इम्प्युरिटी कहते हैं एक्सेप्टर इम्प्युरिटी के कारण निकट के परमाणु के कोवैलेंट बॉण्ड टूटने के कारण कुछ होल्स और बनते हैं जिनकी संख्या फ्री इलेक्ट्रॉन के बराबर होती है। इस तरह P - type सेमीकंडक्टर में होल्स बहुसंख्यक (मेजारटी चार्ज केरियर) एवं इलेक्ट्रॉन अल्पसंख्यक (माईनारटी) में होते हैं। N - type सेमीकंडक्टर में इससे उल्टा होता है।

### फर्मी लेवल (Fermi Level) :

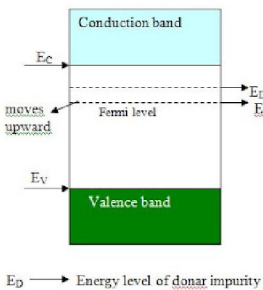
सेमीकंडक्टर में एनर्जी स्टेट या एनर्जी लेवल लगभग 50% तक इलेक्ट्रॉनों से भरा जाता है उसे फेरमी लेवल कहते हैं। इंट्रिंसिक सेमीकंडक्टर में फर्मी लेवल कंडक्शन बैंड और वैलेंस बैंड के मध्यम में होता है।



चित्र में दर्शाया गया है कि तापमान  $T = 0^{\circ}\text{K}$ , पर सभी एनर्जी का लेवल शून्य रहता है लेकिन जैसे ही तापमान को बढ़ाया जाता है वैसे ही सभी एनर्जी लेवल फर्मी लेवल को भरने के लिए कब्जा कर लेते हैं या फिर उस जगह को भर देते हैं तथा जैसे ही तापमान बढ़ जाता है वैसे ही कुछ को वैलेंट बॉन्ड टूट जाते हैं और कंडक्शन बैंड की ओर चले जाते हैं। जिससे फर्मी लेवल उपरी ओर शिफ्ट हो जाता है।

### फर्मी लेवल (Fermi Level) N- Type) सेमीकंडक्टर :

N- type सेमीकंडक्टर में डोनर इम्प्युरिटी की वजह से इलेक्ट्रॉन की संख्या बहुत अधिक होती है जो अधिक संख्या में कंडक्शन बैंड में चले जाते हैं जिससे फर्मी लेवल ऊपर की ओर कंडक्शन बैंड के पास चला जाता है।



N- Type मटेरियल में फर्मी लेवल निकालने की विधि –

$$E_F = E_c - k.T.\log (N_c / N_D)$$

- $E_F$  = Fermi level
- $K$  = Boltzmann's constant  
 $1.38 \times 10^{-23}$  joule/ $^{\circ}\text{K}$
- $T$  = Temperature in  $^{\circ}\text{K}$
- $N_c$  = Number of electrons in conduction band
- $N_D$  = Concentration of donor impurity

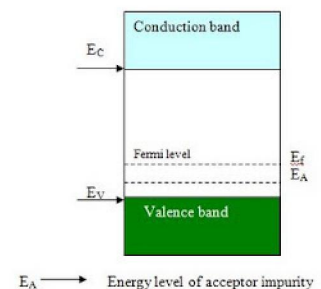
### फर्मी लेवल (Fermi Level) P- Type सेमी कंडक्टर

P- type सेमीकंडक्टर में एक्सेप्टर इम्प्युरिटी की वजह से इलेक्ट्रॉन की संख्या बहुत कम होती है जिससे फेरमी लेवल नीचे की ओर वैलेंस बैंड के पास चला जाता है।

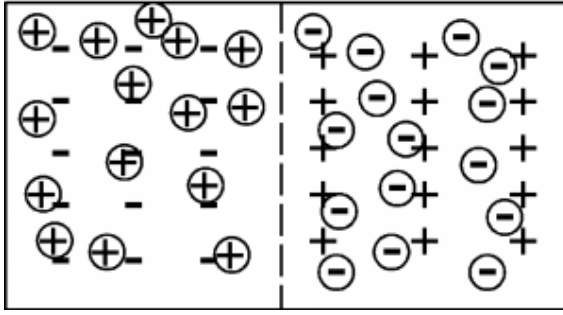
P - Type मटेरियल में फेरमी लेवल निकालने की विधि –

$$E_F = E_v + k.T.\log (N_v / N_A)$$

- $E_F$  = Fermi level
- $E_v$  = Energy level of valence band
- $N_A$  = Concentration of acceptor impurity
- $N_v$  = Number of electrons in the valence band
- $K$  = Boltzmann's constant



### P N- Junction :-



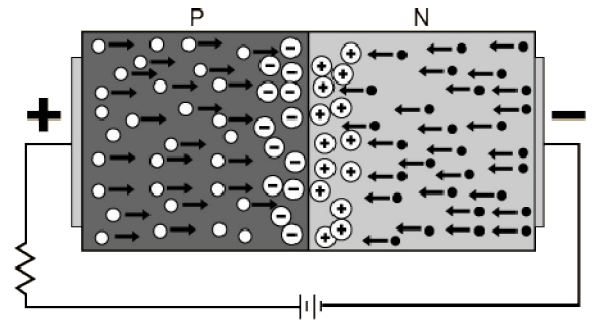
हम जान चुके हैं कि P-type सेमीकंडक्टर तथा N-type सेमीकंडक्टर कैसे बनाये जाते हैं। अब किसी सिलिकॉन या जर्मेनियम क्रिस्टल को wafer पद्धति से एक ओर डोनर इम्प्युरिटी (पेंटावैलेंट इम्प्युरिटी) तथा दूसरी ओर एक्सेप्टर इम्प्युरिटी (ट्राइवैलेंट इम्प्युरिटी) मिलाई जाती है उस device को PN Junction कहते हैं। PN Junction बनाते वक्त जर्मेनियम या सिलिका

न बेफर के आधे हिस्से में एक प्रकार की अषुद्धि मिलाई जाती है तथा दूसरे आधे हिस्से में दूसरे प्रकार की अषुद्धि मिलाई जाती है जिससे क्रिस्टल का एक भाग P-type सेमीकंडक्टर तथा दूसरा भाग N-type सेमीकंडक्टर बन जाता है। इसे PN Junction कहते हैं। यह जंकसन करेंट के लिए वाल्व की तरह कार्य करता है।

चित्र के अनुसार P-type सेमीकंडक्टर के भाग में होल्स दिखाये गये हैं तथा N-type सेमीकंडक्टर में इलेक्ट्रॉन दिखाये गये हैं।

### P N Junction फॉरवर्ड बायस में :-

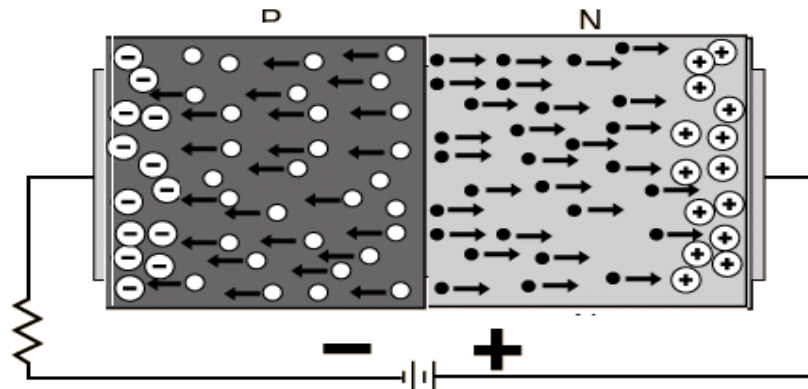
P N Junction के दोनो सिरों में से एक सिरों 'पी' पर बैट्री का पॉजीटिव टर्मिनल तथा दूसरे सिरों एन पर बैट्री का निगेटिव टर्मिनल से जोड़ा गया है।



चित्र के अनुसार स्पष्ट है कि बैट्री का पॉजीटिव बल मैजोरिटी होल्स कैरियर को जंक्शन पार करने के लिए बाध्य करेगी क्योंकि पॉजीटिव पोटेणियल पॉजीटिव होल्स को धकेलेगा और निगेटिव पोटेणियल इलेक्ट्रॉन को धकेलेगा। बाह्य वि.वा.बल पोटेणियल बैरियर के विपरीत है जिसके परिणाम स्वरूप PN Junction का बैरियर की डिप्लेसन घटकर इतनी पतली हो जाती है कि अब N और P भाग के होल्स तथा इलेक्ट्रॉन को जंक्शन पार करने से नहीं रोक पाता है इस प्रकार मैजोरिटी द्वारा अधिक करंट प्रवाहित होने लगता है।

### P N Junction रिवर्स बायस में :-

यदि PN Junction के दोनो सिरों में से एक सिरों एन पर बैट्री का पॉजीटिव टर्मिनल तथा दूसरे सिरों पी पर बैट्री का निगेटिव टर्मिनल से जोड़ा गया है।

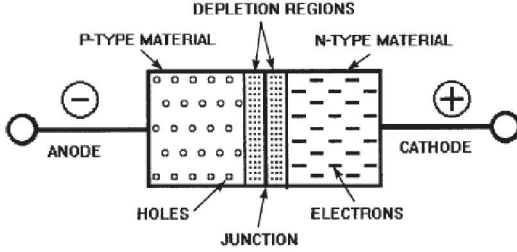


चित्र के अनुसार स्पष्ट है कि बाह्य बैट्री के रिवर्स वोल्टेज डिप्लेसन लेयर और अधिक मोटी हो जाती है। क्यों की पी साइड के होल बैट्री के निगेटिव पोल की ओर से प्राप्त इलेक्ट्रॉन से जुड़ जाते हैं एवं एन



साइड के इलेक्ट्रॉन बैट्री के पोजीटिव पोल की ओर चले जाते हैं इससे मेजोरिटी कैरियर समाप्त हो जाते हैं। परन्तु थोड़ा सा करंट सर्किट में जरूर होगा क्योंकि वह माइनोरिटी कैरियर के कारण होता है। इस करंट को रिवर्स करंट कहते हैं यहां स्पष्ट करना अच्छा होगा कि P क्षेत्र में होल्स मेजोरिटी कैरियर में होते हैं और इलेक्ट्रॉन माइनोरिटी कैरियर्स। दूसरी तरफ N क्षेत्र में होल्स माइनोरिटी कैरियर में और इलेक्ट्रॉन मेजोरिटी कैरियर्स में होते हैं रिवर्स में करंट का फ्लो माइनोरिटी कैरियर के कारण होता है जा काफी कम होता है और यह करंट स्थिर होता है PN Junction के दोनो सिरों पर बाह्य बैट्री को इस तरह लगाने से बाह्य वि.वा.बल आंतरिक बैरियर पोटेंशियल की दिशा में होने के कारण उसे बढ़ा देता है तथा जिससे जंक्शन कंडक्शन में नहीं होने की दशा में आ जाता है रिवर्स बायस कहलाता है।

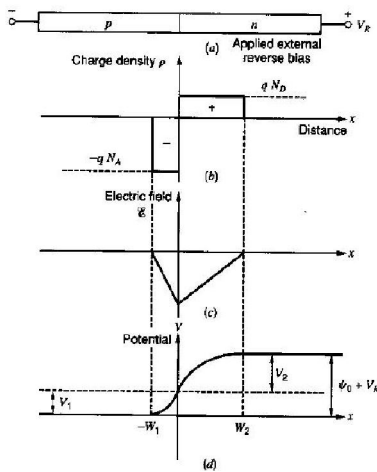
### डिप्लेसन लेयर :-



PN Junction के एक ओर N भाग में बहुत अधिक संख्या में जो फ्री इलेक्ट्रॉन होते हैं वे मेजोरिटी कैरियर कहलाते हैं। तथा साथ ही कम संख्या में कुछ होल्स भी होते हैं जो कि माइनोरिटी कैरियर कहलाते हैं। इसी प्रकार जंक्शन की P भाग में बहुत अधिक संख्या में होल्स उत्पन्न होते हैं जो कि मेजोरिटी कैरियर कहलाते हैं। तथा

कम संख्या में इलेक्ट्रॉन होते हैं जो कि माइनोरिटी कैरियर कहलाते हैं। माइनोरिटी कैरियर सेमीकंडक्टर के तापमान की वजह से उत्पन्न होते हैं जब P एन प्रकार के सेमीकंडक्टर को जोड़ा जाता है। तब N भाग के उच्च एनर्जी वाले कुछ इलेक्ट्रॉन P भाग में पहुँचकर होल्स से संयोग करके समाप्त हो जाते हैं। इस प्रकार जंक्शन के दोनों ओर एक बहुत पतली परत लगभग 1 मि.मी. मोटाई की उत्पन्न हो जाती है जिसमें इलेक्ट्रॉन तथा होल्स का आपस में डिप्लेसन हो जाता है। इस लेयर में करंट कण्डक्शन हेतु न होल बचते न इलेक्ट्रॉन यह लेयर इंसूलेटर की तरह हो जाती है। इसे डिप्लेसन लेयर कहते हैं।

### पोटेणियल बैरियर :-

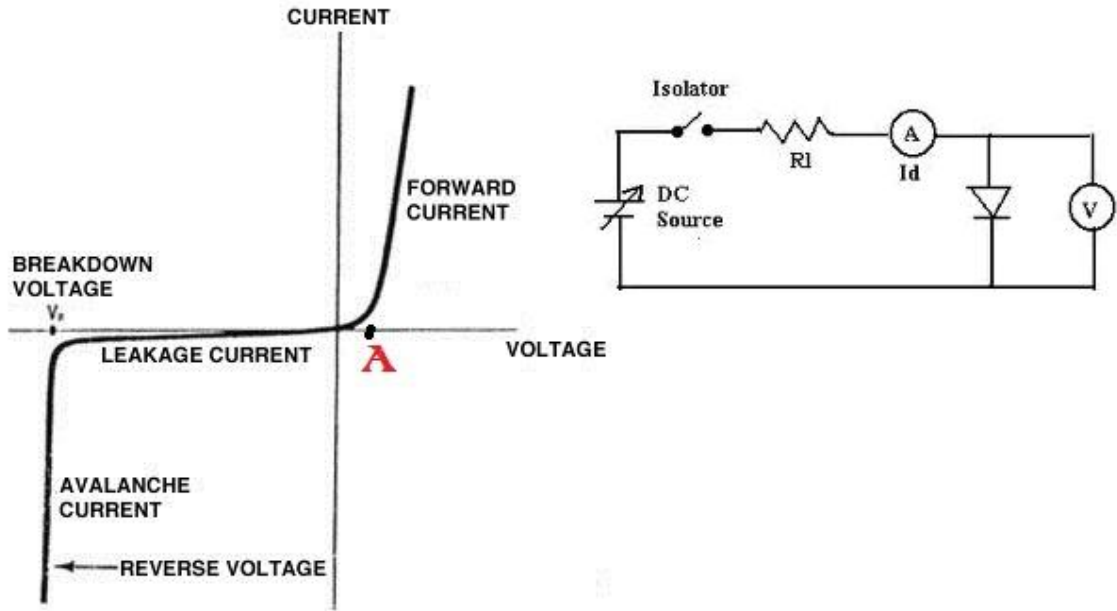


डिप्लेसन लेयर में होल्स का इलेक्ट्रॉन्स से संयोग(डिफ्यूज) करने के कारण N साइड में निगेटिव आवेश की कमी हो जाती है जिससे N साइड पॉजिटिव हो जाती है तथा डिप्लेसन लेयर के P साइड में होल्स का इलेक्ट्रॉन्स से संयोग(डिफ्यूज) होने के कारण पॉजिटिव आवेश की कमी हो जाती है जिससे डिप्लेसन लेयर P साइड निगेटिव हो जाती है अतः डिप्लेसन लेयर के दोनों सिरों पर एक वि.वा. बल(ई.एम.एफ.) पैदा हो जाता है जिसका पॉजिटिव टर्मिनल N टाईप तथा निगेटिव टर्मिनल P टाईप सेमीकंडक्टर पर जुड़ा माना जाता है यह ई.एम.एफ. इलेक्ट्रॉन्स को जंक्शन पार करने से रोकता है क्योंकि N भाग की पॉजिटिव ध्रुवता होल्स को प्रतिकर्षित तथा P भाग की निगेटिव ध्रुवता इलेक्ट्रॉन्स को प्रतिकर्षित करती है। इस प्रकार इलेक्ट्रॉन्स तथा होल्स का जंक्शन को पार करना रूक जाता है। किसी P-

N जंक्शन के दोनो ओर बनी डिप्लेसन लेयर के सिरों पर वोल्टेज उत्पन्न होना पोटेणियल बैरियर कहलाता है। पोटेणियल बैरियर सिलिकान का 0.7 वोल्ट तथा जर्मेनियम का 0.3 वोल्ट होता है।

### P-N जंक्शन की वोल्टेज करंट V-I करेक्टरेस्टिक :-

V-I ग्राफ बनाने के लिए सर्किट को चित्र अनुसार बनायें। डायोड पर फॉरवर्ड बायस दें। और वेरियेबिल पावर सप्लाय की सहायता से एनोड और कैथोड के बीच 0 वोल्ट सैट करें अब स्टेप में वोल्टेज बढ़ाते जाय और करंट का मान भी नोट करते जायें इस अवस्था में हर स्टेप का फॉरवर्ड रैजिस्टेंस निकालें।



इसके उपरान्त डायोड कनेक्शन उल्टा कर दें अब डायोड रिवर्स बायस की अवस्था में आ जायेगी और अब वोल्टेज स्टेपस में बढ़ाये और करंट का मान भी लिख लें। ली गई रीडिंग्स के अनुसार V-I ग्राफ बनायें V-I करेक्टरीस्टिक का तीन भागों में अध्ययन किया जाता है।

1. शून्य वोल्टेज, 2. फॉरवर्ड बायस, 3. रिवर्स बायस।

### 1. शून्य वोल्टेज :-

जब बाहर से वोल्ट नहीं दी जाती है तब सर्किट में करंट नहीं बहेगा। इसको बिन्दु 0 से दर्शाया गया है।

### 2. फॉरवर्ड बायस :-

जब P-N जंक्शन फॉरवर्ड बायस में होता है और सप्लाय वोल्टेज को धीरे धीरे बढ़ाया जाता है तो करंट बहुत कम बढ़ता है इस भाग को नान लीनियर रेजिन कहते हैं। आरंभ में करंट के कम बढ़ने का कारण है कि सप्लाय वोल्टेज को जंक्शन में बने पोटेणियल बैरियर को जीतना पड़ता है यह पोटेणियल बैरियर सिलिकान का 0.7 वोल्ट तथा जर्मेनियम का 0.3 वोल्ट होता है। परन्तु एक बार इस वोल्टेज से पार पाने के बाद P-N जंक्शन साधारण कंडक्टर के तरह काम करने लगता है और सर्किट करंट ली. नियरली बढ़ने लगता है जिसे ग्राफ में दिखाया गया है। इस समय करंट केवल सीरिज रजिस्टेंस R से नियंत्रित होता है। इसके अलावा थोड़ा सा  $R_f$  फॉरवर्ड जंक्शन रजिस्टेंस भी होता है।

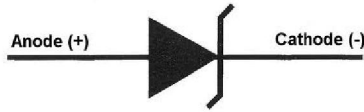
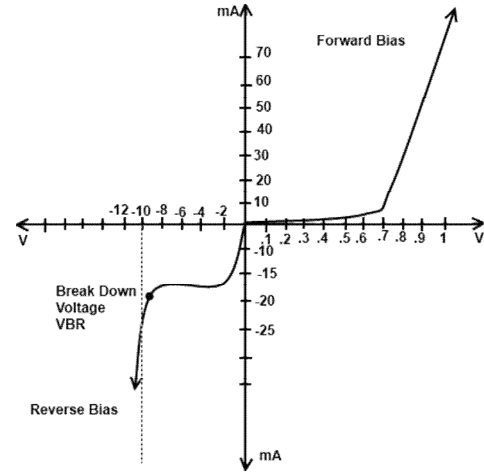
फारवर्ड वोल्टेज के प्रभाव में PN जंक्शन के जिस वोल्टेज पर करंट बहुत जल्दी से बढ़ना आरंभ करें उन वोल्टेज को नी-वोल्टेज कहते हैं।

### 3. रिवर्स बायस :-

जब डायोड के P टाईप सेमीकंडक्टर को सप्लाय के निगेटिव टर्मिनल पर और N टाईप सेमी. कंडक्टर को पॉजिटिव टर्मिनल पर जोड़ा जाता है तब इस को रिवर्स बायस डायोड कहते हैं। इस हालत में जंक्शन पर पोटेणियल बैरियर बढ़ जाता है इस कारण जंक्शन रजिस्टेंस बहुत ज्यादा बढ़ जाता है। यही कारण है कि रिवर्स बायस में बहुत ही कम करंट मिलता है जो दोनों प्रकार के सेमी. कंडक्टर में मौजूद माइनोरिटी कैरियर के कारण बहता है इस करंट को रिवर्स करंट कहते हैं।

P टाईप सेमी कंडक्टर में इलैक्ट्रॉन्स और N टाईप सेमी कंडक्टर में होल्स माइनोरिटी कैरियर होते हैं। इन मायनारिटी कैरियर के लिए रिवर्स बायस फारवर्ड बायस का काम करती है इस कारण यह रिवर्स दिशा में थोड़ा करंट बहाते हैं।

यहाँ सबसे अधिक महत्त्वपूर्ण बात यह है कि अगर रिवर्स बायस बढ़ा दी जाये तब भी इस करंट में बहुत कम फर्क पड़ेगा। परंतु जब रिवर्स बायस बढ़ती ही जाती है तब एक अवस्था ऐसी आती है जब इलैक्ट्रान की एनर्जी इतनी बढ़ जाती है कि सेमीकंडक्टर के बॉन्डस टूट जाते हैं और बैरियर का रैजिस्टेंस एकदम घट जाता है। इसके कारण रिवर्स करंट बहुत बढ़ जाता है अगर इसको एकदम नहीं रोका गया तो यह जंक्शन को सदा के लिए खत्म कर देगा। रिवर्स वोल्टेज जिस पर जंक्शन टूटता है ब्रेक डाऊन वोल्टेज कहलाता है।

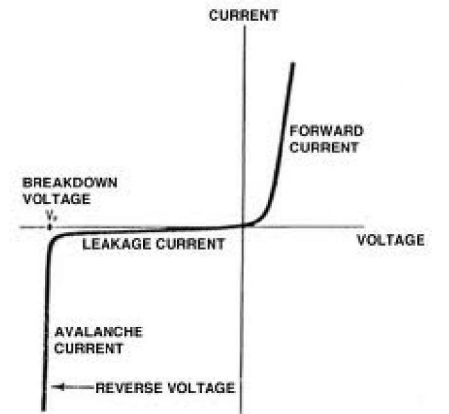


### जीनर डायोड :-

जैसा कि हम पहले पढ़ चुके हैं कि डायोड का रिवर्स करंट बहुत कम होता है। जैसे जैसे वोल्टेज बढ़ती है तब एक लेबल तक पहुँचने के बाद करंट बहुत अधिक मात्रा में बहना आरंभ कर देता है। इस करंट के बढ़ने को एवेलेंच ब्रेकडाऊन कहते हैं जब यह ब्रेक डाऊन होता है उस समय वोल्टेज के अधिक होने के कारण जब माइनोरिटी कैरियर PN जंक्शन से गुजरते हैं तब उनमें इतनी शक्ति उत्पन्न हो जाती है कि एटम के अंदर कंडक्शन बैंड में इलैक्ट्रान को निकाल देते हैं। इस प्रकार यह वैले.स इलैक्ट्रान भी और अधिक शक्ति देते हैं जिससे करंट बहुत अधिक बढ़ जाता है। यह करंट निश्चित सीमा से अधिक नहीं बढ़ना चाहिए नहीं तो जंक्शन पूरी तरह खराब हो जायेगा।

इस हेतु विशेष प्रकार के डायोड बनाये जाते हैं जो ब्रेक डाऊन वोल्टेज या उससे भी अधिक वोल्टेज पर काम कर सके यह विशेष डायोड जीनर डायोड कहलाते हैं।

जीनर अलग अलग वोल्टेज रेटिंग में मिलती है रैक्टीफायर में अधिकतर करंट कैथोड से एनोड की ओर बहता है जब कि जीनर रिवर्स बायस पर काम करता है ब्रेक डाऊन के बाद इसमें करंट एनोड से कैथोड की ओर बहता है। जीनर के करेक्टरेस्टिक चित्र में दिखाया गया है 4 वोल्ट से नीचे के वोल्टेज ब्रेकडाऊन में जीनर प्रभाव का असर रहता है और 6 वोल्ट से ऊपर एवेलेंच का 4 वोल्ट से 6 वोल्ट तक दोनों प्रभाव काम करते हैं असल में 6 V से ऊपर की डायोड ब्रेक डाऊन डायोड कहना चाहिए परंतु जिन डायोड के तीखे करेक्टरेस्टिक है उन सबको जीनर ही नाम दिया गया है अगर एप्लाइड रिवर्स वोल्टेज ब्रेकडाऊन वोल्टेज से अधिक हो जाती है तब जीनर डायोड स्थिर वोल्टेज स्रोत का काम करती है इस. लिए इसको वोल्टेज रैफरेंस डायोड भी कहते हैं।

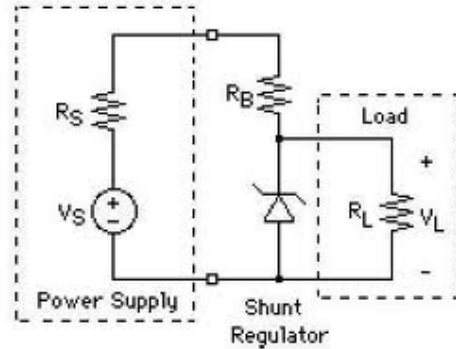


### जीनर डायोड के संबंध में मुख्य बातें -

1. जीनर डायोड केवल रिवर्स बायस पर ही उपयोगी होता है।
2. फॉरवर्ड बायस पर यह साधारण डायोड की तरह काम करता है।
3. सही डोपिंग करने पर जीनर डायोड के ब्रेकडाऊन वोल्टेज बहुत शार्प हो जाती है।
4. इन शार्प ब्रेकडाऊन वोल्टेज को जीनर वोल्टेज कहते हैं।

### जीनर वोल्टेज रेगुलेटर :-

जीनर की विशेषता है वोल्टेज को रेगुलेट करना। इसलिए इसका उपयोग डीसी वोल्टेज रेगुलेटर सर्किट में होता है। इलेक्ट्रॉनिक सर्किट में स्थिर डी.सी. वोल्ट की आवश्यकता होती है नहीं तो यह सुचारू रूपसे कार्य नहीं करते अतः स्थिर सप्लाय जीनर डायोड की सहायता से ही बनाई जाती है।



जब स्थिर डी.सी. के स्थान पर बड़ी हुई डी.सी. को सर्किट के इनपुट पर दिया जाता है तब इस सर्किट में जीनर के सीरीज में रजिस्टेंस लगाकर वोल्टेज दिये जाते हैं। रजिस्टेंस काफ़ी मात्रा में करंट आगे जाने देता है जिससे डायोड अपने जीनर क्षेत्र में काम कर सके यह सर्किट उसी अवस्था में सुचारू रूप से कार्य करता है जब इन पुट वोल्टेज जीनर डायोड के ब्रेकडाऊन वोल्टेज से अधिक होगा इस अवस्था में जीनर डायोड के आर पार वोल्टेज जीनर वोल्टेज के रेटिंग के बराबर होगी और अधिक वोल्टेज सीरीज रजिस्टेंस में ड्रॉप हो जावेगी।

अ)– मान ले कि इनपुट में वोल्टेज बढ़ गई है जब वोल्टेज बढ़ता है तब जीनर ब्रेकडाऊन क्षेत्र से आगे आ जाता है। इस समय रजिस्टर R में करंट बहेगा। और उसमें वोल्टेज ड्रॉप भी बढ़ेगी अतः इनपुट वोल्टेज जो जीनर वोल्टेज  $V_Z$  (i.e.,  $V_{in} - V_Z$ ) से अधिक होगी अनको सीरिज रजिस्टर खर्च कर लेता है इस प्रकार  $R_L$  में वोल्टेज स्थिर रहते हैं।

ब)– अब मान लें कि इनपुट वोल्टेज तो स्थिर है परंतु  $R_L$  के मान में कमी आने से लोड करंट बढ़ जाता है तो यह अधिक करंट जीनर से नहीं आ सकता इसका कारण है सीरीज रजिस्टर R के वोल्टेज में बदलाव नहीं आवेगा क्योंकि जीनर अपने रेगुलेटिंग सर्किट के अंदर है अतः यह अधिक करंट जीनर करंट  $I_Z$  में कमी करके मिलेगा इसलिए आउटपुट वोल्टेज स्थिर रहेगी।

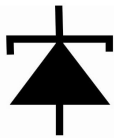
$$R \text{ Voltage} = E_M - E_O$$

$$R \text{ Current} = I_Z + I_L$$

ओह्म के नियमानुसार –

$$R_L = (E_M - E_O) \div (I_Z + I_L)$$

### टनल डायोड :-



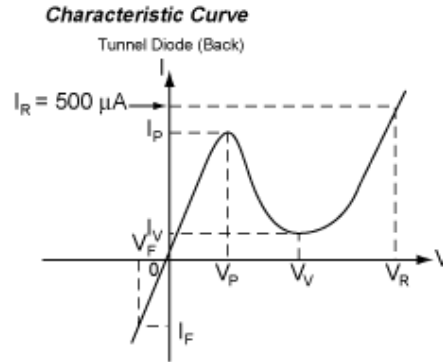
tunnel diode symbol

टनल डायोड के आविष्कारक का नाम Esaki था इसलिए इसको Esaki डायोड भी कहा जाता है। एक छोटा PN जंक्शन जिसमें दोनों P और N टाइप सेमी कंडक्टर में बहुत अधिक अषुद्धियाँ होती हैं टनल डायोड कहलाता है। इसको बनाने में जरमेनियम,सिलिकॉन,गेलियम, तथा गेलियम आर्सेनाइड आदि का इस्तेमाल किया जाता है डायोड के हर भाग में ज्यादा मात्रा में अषुद्धियाँ मिलाई जाती हैं। जिससे उसकी रिवर्स ब्रेकडाऊन वोल्टेज शून्य वोल्टेज पाइंट तक पहुँच जाये इस में बहुत कम बैरियर क्षेत्र बनता है। इस हालत में इलैक्ट्रॉन को हाई ताकत फील्ड द्वारा जंक्शन को पार कराया जाता है यह कार्य बहुत ही कम समय में हो जाता है।

सेमीकंडक्टर से बना वह PN जंक्शन डायोड है जिसका जंक्शन अत्यंत संकरा तथा P और N क्रिस्टल का डोपिंग बहुत अधिक होता है जिसके कारण टनल डायोड नेगेटिव रैजिस्टेंस का गुण प्रदर्शित करता है। इस डायोड को फॉरवर्ड दिशा में दी गई बायस को धीरे धीरे बढ़ाने पर प्रारम्भ में अधिक करंट प्रवाहित करता है बाद में घट कर नगण्य हो जाती है। तथा बायस और अधिक बढ़ने पर पुनः बढ़ने लगती है। टनल डायोड को नेगेटिव बायस देने पर यह निगेटिव रजिस्टेंस का गुण प्रदर्शित नहीं करता है। टनल डायोड का उपयोग उच्च फ्रिक्वेंसी पर एम्पलीफायर, गेट सर्किट तथा आसीलेटर के सर्किट में उपयोग किया जाता है।

### करेक्टेरिस्टिक :

एक साधारण डायोड रिवर्स बायस पर कार्य नहीं करती जब तक ब्रेकडाउन वोल्टेज का स्तर न आ जाए दूसरी ओर फॉरवर्ड बायस 300 mv पर कार्य करने लग जाती है। टनल डायोड के V/I करेक्टेरिस्टिक को चित्र में दिखाया गया है—



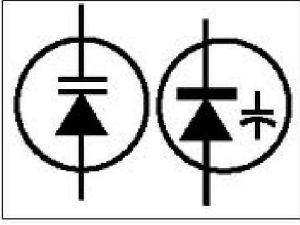
इलेक्ट्रॉन्स को जंक्शन पर टनल बनाने के लिए बहुत कम रिवर्स बायस ही काफी है। यही कारण है रिवर्स बायस के हर मान पर टनल डायोड अधिक कंडक्शन करती है इसी तरह कम फॉरवर्ड बायस पर ही इलेक्ट्रॉन टनल बना कर जंक्शन पार कर लेंगे थोड़े से फॉरवर्ड बढ़ते ही डायोड करंट बहुत अधिक बढ़ जाता है जब तक अधिकतम पीक वैल्यू  $I_p$  पर नहीं पहुँच जाता है तब फॉरवर्ड बायस इससे अधिक होती है तब डायोड करंट एकदम घट जाता है। और न्यूनतम मान पर पहुँचता है जब वोल्टेज  $V_V$  पर पहुँच जाते हैं इससे आगे वोल्टेज बढ़ने पर डायोड साधारण डायोड की तरह काम करने लगती है।

**नेगेटिव रैजिस्टेंस :** जब वोल्टेज बढ़ने पर करंट घटे और वोल्टेज के घटने पर करंट बढ़े इस अवस्था को निगेटिव रैजिस्टेंस कहते हैं। चित्र में वोल्टेज बढ़ने पर घटता कर्व का स्लोप इसको दर्शाता है। टनल डायोड की निगेटिव रजिस्टेंस विशेषता इसको ओसीलेटर एम्पलीफायर और स्विच के प्रयोग के लिए योग्य बनाती है।

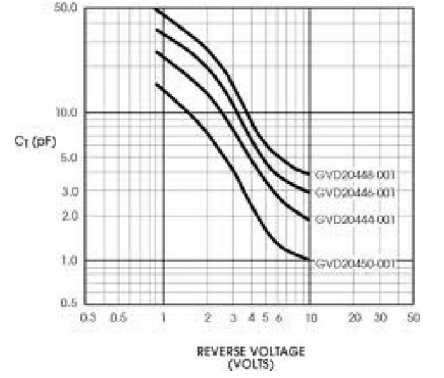
### लाभ :-

1. क्योंकि इलेक्ट्रिकल चार्ज जंक्शन के पार लगभग रोषनी की गति से जाते हैं इसलिए टनल डायोड बहुत अधिक फ्रिक्वेंसी (5000 Mhz) पर अच्छी तरह कार्य कर सकती है।
2. कम्प्यूटर तथा दूसरे कंट्रोल सर्किट में टनल डायोड स्विच के रूप ट्रांजिस्टर से कई सौ गुणा तेज गति से काम कर सकती है।
3. टनल डायोड युक्त ओसीलेटर सस्ते होते हैं।
4. टनल डायोड  $650^{\circ}\text{F}$  तापक्रम पर काम कर सकते हैं जहाँ सिलिकॉन डायोड  $400^{\circ}\text{F}$  और जर्मेनियम डायोड केवल  $200^{\circ}\text{F}$ ।
5. टनल डायोड की बनावट आसान होने के कारण इनको बहुत लघु आकार में बनाया जा सकता है।

### वैरेक्टर (Varactor) डायोड :-



वैरेक्टर डायोड को वेरीकेप डायोड भी कहते हैं। इसका उपयोग वेरियेबल कैपेसिटर के स्थान पर किया जाता है। अब तक किसी सर्किट की फ्रिक्वेंसी को बदलने के लिए कैपेसिटर को वेरी करना पड़ता था। वेरिवियल



कैपेसिटर आकार में बड़े नाजुक और बहुत कीमती होते हैं। वैरेक्टर डायोड का कैपेसिटेंस वोल्टेज से नियंत्रित होता है। इस डायोड के कैपेसिटेंस का प्रभाव चित्र में दिखाया गया है जैसे तो आप कैपेसिटर के विषय में अच्छी प्रकार से जानते होंगे परन्तु हम एक बार थोड़ा सा

उसके बारे में आपको बता देते हैं। कैपेसिटर दो कंडक्टर का संगठन है जो एक डाइलैक्ट्रिक द्वारा पृथक किए गए हों और जो कुछ समय के लिए चार्ज ग्रहण कर सके। इसके साथ यह बताना आवश्यक है कि कैपेसिटर की कैपेसिटी प्लेट एरिया के साथ साथ प्लेटों की दूरी पर निर्भर करती है। यह प्लेटों की दूरी के व्युत्क्रमानुपाती होती है अर्थात् जब प्लेटों की दूरी कम होगी तो कैपेसिटेंस अधिक होगा।

वेरेक्टर डायोड के जंक्शन पर कैपेसिटेंस इसके जंक्शन पर बनी डिप्लेक्शन लेयर की मोटाई पर निर्भर करता है वह डाइलैक्ट्रिक का काम करती है और N और P टाइप सेमी कंडक्टर दो प्लेट का काम करती है डिप्लेक्शन रीजन रिवर्स बायस के साथ बढ़ता है अतः जब यह बढ़ता है उस समय दो प्लेटों की दूरी अधिक हो जाती है और डायोड का जंक्शन कैपेसिटेंस कम हो जाता है। इस प्रकार हम इस नतीजे पर पहुँचते हैं कि इस डायोड का कैपेसिटेंस इसके ऊपर लागू किये गये रिवर्स वोल्टेज के साथ साथ घटता और बढ़ता है।

दूसरे शब्दों में कहे तो यह सेमीकंडक्टर से बना PN जंक्शन डायोड है जो रिवर्स बायस की दशा में कैपेसिटर जैसा कार्य करता है इसके बायस वोल्टेज को परिवर्तित करने पर जंक्शन पर बना डिप्लेक्शन क्षेत्र भी परिवर्तित होता है। अतः इसका कैपेसिटेंस भी परिवर्तित हो जाता है इस प्रकार यह वैरियेबिल कैपेसिटर का कार्य करता है इसका उपयोग रेडियो फ्रिक्वेंसी ट्यूनिंग सर्किट्स में किया जाता है। वैरेक्टर डायोड का सबसे बड़ा लाभ यह है कि मूबिंग पार्ट नहीं होता है।

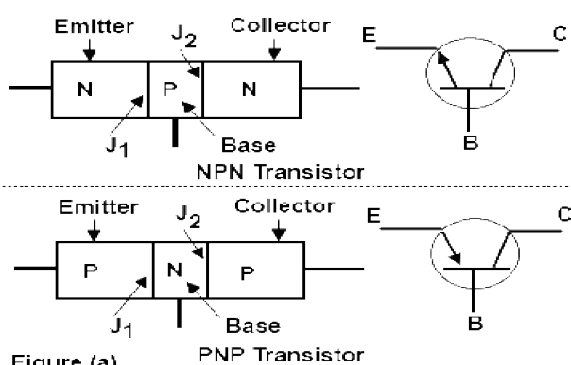
**सही या गलत चुनिये :-**

1. जंक्शन डायोड में केवल माइनोरिटी कैरियर ही बनते हैं।
2. डिप्लेक्शन क्षेत्र इलेक्ट्रॉन्स के P तरफ के जंक्शन को पार करने से बनता है।
3. पोटेंशियल बैरियर सारे के सारे इलेक्ट्रॉन्स को जंक्शन पार करके होल्स को भरने से रोकता है।
4. डिप्लेक्शन क्षेत्र अच्छा कंडक्टर है।
5. फॉरवर्ड बायस डिप्लेक्शन क्षेत्र को बढ़ाता है।
6. रिवर्स बायस के लागू होने पर डायोड में माइनोरिटी कैरियर के कारण थोड़ा सा लीकेज करंट होता है।
7. अधिक तापक्रम में डायोड में लीकेज करंट को बढ़ा देता है।
8. एक जीनर डायोड रिवर्स बायस में आपरेट होता है।
9. एक्सट्रिन्सिक सेमीकंडक्टर एक इंसूलेटर की तरह कार्य करता है।
10. डायोड में बाईं डाइनेक्शनल करंट प्रवाहित होता है।

**उत्तर :** 1. गलत, 2. गलत, 3. सही, 4. सही, 5. गलत, 6. सही, 7. सही, 8. सही, 9. गलत, 10. गलत

## -: ट्रांजिस्टर :-

तीन अमेरिकन वैज्ञानिक Johan Bardeen, Walter Brattian और William Shockly BEL प्रयोगशाला में ठोस पदार्थों की विशेषताओं का अध्ययन कर रहे थे तब इन्होंने यह पता लगाया गया कि वैक्यूम ट्यूब जैसा एम्पलीफिकेशन ठोस पदार्थ के उपयोग से भी संभव है। इससे पहले एम्पलीफिकेशन केवल वैक्यूम ट्यूबों में हो सकता था। ट्रांजिस्टर सन 1948 में अस्तित्व में आया और इस आविष्कार ने इलैक्ट्रॉनिक्स के संसार में क्रांति ला दी।



ट्रांजिस्टर जिन दो शब्दों के संयोग से मिलकर बना है वह **Transfer of Resister** है अर्थात् प्रतिरोध का स्थान्तरण। ट्रांजिस्टर में ट्रायोड वैक्यूम ट्यूब की तरह तीन इलैक्ट्रोड होते हैं।

1. उत्सर्जक या एमीटर,
2. बेस,
3. संग्राहक या कलैक्टर

### बाईपोलर ट्रांजिस्टर -

PN जंक्शन के साथ लैफ्ट में यदि N टाइप जर्मेनियम की परत को जोड़ा जाता है तब **NPN** जंक्शन का निर्माण होता है तथा यदि PN जंक्शन के साथ राइट में यदि P टाइप जर्मेनियम की परत को जोड़ा जाता है तब **PNP** जंक्शन का निर्माण होता है। यह दोनों ही ट्रांजिस्टर NPN तथा PNP को बाईपोलर ट्रांजिस्टर के नाम से जाना जाता है। ट्रांजिस्टर के मध्य भाग में बेस तथा एक ओर का बाह्य भाग कलैक्टर तथा दूसरी ओर का बाह्य भाग एमीटर कहलाता है। जंक्शन ट्रांजिस्टर में हमेशा दो जंक्शन होते हैं। **NPN** ट्रांजिस्टर को एम्पलीफायर की तरह प्रयोग करने के लिए एमीटर तथा बेस जंक्शन को फॉरवर्ड बायस वोल्टेज पर तथा बेस कलैक्टर जंक्शन को रिवर्स बायस वोल्टेज पर रखा जाता है।

#### 1. उत्सर्जक या एमीटर :-

इस भाग का मुख्य कार्य बेस को मेजोरिटी चार्ज कैरियर **NPN** ट्रांजिस्टर में इलैक्ट्रॉन तथा **PNP** में होल सप्लाई करना होता है। एमीटर को E अक्षर से प्रदर्शित करते हैं।

#### 2. बेस :-

बेस ट्रांजिस्टर का मध्य भाग में स्थित होता है। इसकी चौड़ाई एमीटर तथा कलैक्टर की अपेक्षा बहुत कम (10 Mtr.) होती है। यह कम डोपिंग वाला क्षेत्र होता है। बेस जिन चार्ज कैरियर्स (इलैक्ट्रॉन या होल) को एमीटर से प्राप्त करता है उनमें से अधिकांश को कलैक्टर को जाने देता है। बेस को B अक्षर से प्रदर्शित करते हैं।

#### 3. संग्राहक या कलैक्टर :-

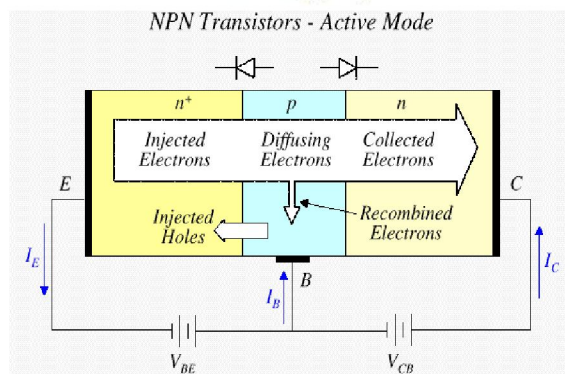
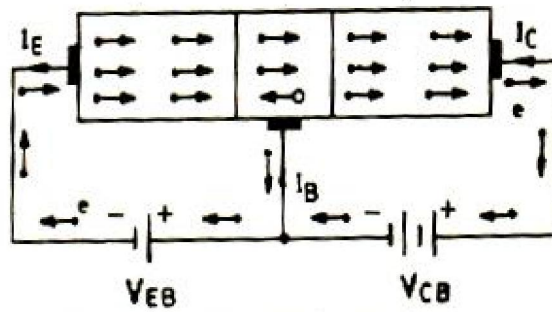
यह ट्रांजिस्टर के दाहिने ओर का भाग होता है इसका मुख्य कार्य बेस के अधिकांश मेजोरिटी चार्ज कैरियर्स को ग्रहण करना होता है कलैक्टर का यह भाग एमीटर की तुलना में साइज में बड़ा होता है क्योंकि उसे अधिक तापमान वहन करनी होती है। इस कारण ट्रांजिस्टर को सर्किट में कलैक्टर को एमीटर बनाने की संभावना नहीं होती है इसे C अक्षर से प्रदर्शित करते हैं।

### ट्रांजिस्टर के जंक्शन :-

बिना बायस के ट्रांजिस्टर में दो PN जंक्शन बनते हैं फ्री इलेक्ट्रान जंक्शन पर डिप्लेन हो जाते हैं और डिप्लेन क्षेत्र बनाते हैं यहाँ दो डिप्लेन क्षेत्र बनते हैं इन दोनों पर  $25^\circ$  तापक्रम में 0.7 वोल्ट सिलिकान और 0.3 वोल्ट जर्मेनियम ट्रांजिस्टर में पोटेंशियल बैरियर बनता है। इन दोनों क्षेत्रों की चौड़ाई में अंतर होता है क्योंकि ट्रांजिस्टर के तीनों क्षेत्रों में अषुद्धियों की मात्रा अलग अलग होती है। जिस क्षेत्र में अषुद्धियों अधिक होगी उसमें जंक्शन के पास ऑयन ज्यादा इकट्ठे होंगे इससे डिप्लेन क्षेत्र थोड़ा सा एमीटर की ओर बढ़ जायेगा क्योंकि यह ज्यादा डोप होता है। अतः एमीटर क्षेत्र में बनने वाले डिप्लेन क्षेत्र छोटे होंगे इसके विपरीत कलेक्टर क्षेत्र का डिप्लेन क्षेत्र बड़ा होगा।

### NPN ट्रांजिस्टर की कार्य विधि तथा बायसिंग :-

NPN ट्रांजिस्टर का बायसिंग सर्किट निम्न चित्र में दर्शाया गया है जिसमें एमीटर को बैटरी के निगेटिव सिरे से तथा कलेक्टर को बैटरी के पॉजिटिव सिरे से जोड़ दिया जाता है। बेस को कलेक्टर की अपेक्षा काफी कम पॉजिटिव पोटेंशियल पर रखा जाता है। एमीटर निगेटिव चार्ज को एमीटर जंक्शन की ओर प्रतिकर्षित करता है। बेस क्षेत्र का P टाइप पदार्थ स्वाभाविक रूप से एमीटर द्वारा प्रतिकर्षित फ्री इलेक्ट्रान को आकर्षित कर लेता है कुछ इलेक्ट्रान बेस क्षेत्र में होल्स के साथ संयुक्त हो जाते हैं परन्तु अधिकांश फ्री इलेक्ट्रान को कलेक्टर का मजबूत पॉजिटिव क्षेत्र अपनी ओर आकर्षित कर लेता है। इस प्रकार फ्री इलेक्ट्रान एमीटर क्षेत्र से चलकर एमीटर बेस जंक्शन को पार कर बेस क्षेत्र में तथा बेस कलेक्टर जंक्शन को पार कर कलेक्टर क्षेत्र में पहुँच जाते हैं।



NPN ट्रांजिस्टर की बायसिंग से स्पष्ट किया गया है कि NPN ट्रांजिस्टर सर्किट में करंट का प्रवाह फ्री इलेक्ट्रान के द्वारा होता है। एमीटर से चलकर कलेक्टर पर पहुँचने वाले फ्री इलेक्ट्रान की संख्या का कंट्रोल बहुत कम मान की बेस बायसिंग द्वारा होता है तथा इसी गुण के आधार पर ट्रांजिस्टर का उपयोग एम्पलीफिकेशन आदि कार्यों के लिए किया जाता है NPN ट्रांजिस्टर की कार्य प्रणाली तथा फ्री इलेक्ट्रान के प्रवाह की दिशा ट्रायोड वाल्व के ठीक अनुरूप होती है।

### PNP ट्रांजिस्टर की कार्य विधि तथा बायसिंग :-

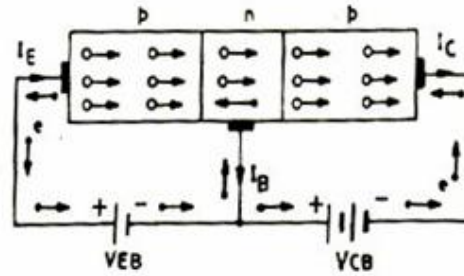


इसमें बेस की तुलना में एमीटर पॉजिटिव रखा जाता है। यह एमीटरबेस जंक्शन की फॉरवर्ड बायस की स्थिति है। इस अवस्था में बाह्य बैट्री आंतरिक पोटेंशियल बैरियर का विरोध करती है। जंक्शन के अंदर से करंट  $P$  टाईप एमीटर के मैजोरिटी कैरियर होल्स द्वारा पैदा किया जाता है यह इसलिए होता है क्योंकि होल्स बैट्री के पॉजिटिव वोल्टेज टर्मिनल द्वारा धकेले जाते हैं।

बेस की तुलना में एमीटर में अशुद्धियों अधिक एकत्रित की जाती है इसलिए एमीटर बेस करंट में इलैक्ट्रानों की तुलना में होल्स बहुत अधिक हो जाते हैं। अतः एमीटर बेस जंक्शन में करंट होल्स द्वारा प्रवाहित होता है। यह होल्स पतली बेस सतह में ट्रांजिस्टर एक्शन द्वारा प्रवेश कराये जाते हैं डिफ्यूजन क्रिया के कारण अधिकतर होल्स बेस क्षेत्र को पार कर जाते हैं। और ज्यों ही वह कलैक्टर बेस क्षेत्र के पास पहुँचते हैं कलैक्टर के द्वारा एकत्रित कर लिये जाते हैं। ऐसा कलैक्टर क्षेत्र पर रिवर्स बायस लगी होने के कारण होता है इस प्रकार 95% से भी अधिक होल्स कलैक्टर तक पहुँच जाते हैं। इसलिए कलैक्टर करंट लगभग एमीटर करंट के बराबर ही होता है। कलैक्टर करंट  $I_C$  कलैक्टर वोल्टेज पर बिल्कुल निर्भर नहीं करता यदि कलैक्टर वोल्टेज काफी अधिक भी हो जाते हैं तो भी कलैक्टर करंट  $I_C$  में कोई परिवर्तन नहीं होता इससे यह निष्कर्ष निकलता है कि ट्रांजिस्टर का आउटपुट रैजिस्टेंस बहुत अधिक होता है यह रैजिस्टेंस कई मेगा ओह्म में होता है।

### ट्रांजिस्टर के कान्फीगुरेशन एवं करेक्टेरिस्टिक :-

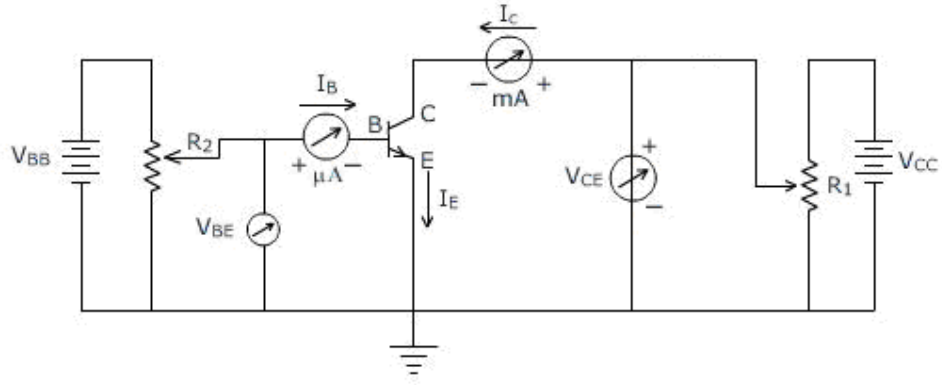
ट्रांजिस्टर के तीन भाग होते हैं जिन्हें एमीटर, बेस और कलैक्टर कहते हैं। इन पिनों को सर्किट में जोड़ने के लिए किसी एक सिरे को अर्थ से जोड़कर दोनो सिरों के मध्य कॉमन बना देते हैं। किसी ट्रांजिस्टर को विद्युतीय सर्किट में जोड़ने की तीन विधियों प्रयोग में लाई जाती हैं



Basic Connections of p-n-p Transistor

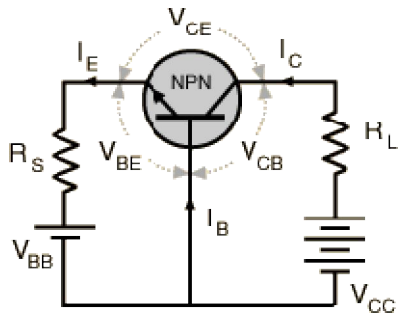
1. कॉमन बेस
2. कॉमन एमीटर
3. कॉमन कलैक्टर

किसी ट्रांजिस्टर को विद्युतीय सर्किट में जोड़ने के लिए दो सिरे इनपुट के लिये तथा दो आउटपुट के लिये होने चाहिये परन्तु ट्रांजिस्टर के केस से केवल तीन सिरे ही बाहर निकले होते हैं। अतः ट्रांजिस्टर के किसी एक सिरे को इनपुट तथा आउटपुट एवं तीसरे को दोनों के मध्य कॉमन बना देते हैं इस प्रकार वर्णित तीनों विधियों में ट्रांजिस्टर का कोई एक सिरा (बेस, एमीटर, कलैक्टर) इनपुट तथा आउटपुट दोनों के लिये कॉमन रहता है।



Circuit for obtaining the characteristics of a npn transistor

**कॉमन बेस (CB) कानफिगुरेशन सर्किट :-**



वह एम्पलीफायर सर्किट जिसमें बेस को अर्थ किया जाता है, एमीटर पर इनपुट सिग्नल दिया जाता है। इसमें बेस इनपुट तथा आउटपुट दोनों कॉमन रहता है इसे ग्राउन्डेड बेस एम्पलीफायर भी कहते हैं। इस एम्पलीफायर में इनपुट तथा आउटपुट सिग्नल्स समान फेज में होते हैं। इसका इनपुट इंपीडेंस बहुत अधिक (1 से 2 मेगा ओम) होता है। इस एम्पलीफायर का करंट गेन निम्न सूत्र द्वारा ज्ञात किया जाता है, जो 1 से कुछ कम (लगभग 0.98) होता है।

$$\text{करंट गेन } (\alpha) = \frac{I_c}{I_e}$$

जहाँ  $\alpha$  = कॉमन बेस सर्किट का करंट गेन  
 $I_c$  = ट्रांजिस्टर की कलैक्टर करंट,  
 $I_e$  = ट्रांजिस्टर की एमीटर करंट,

Alpha ( $\alpha$ ) – किसी ट्रांजिस्टर की कलैक्टर करंट और एमीटर करंट के अनुपात को उस ट्रांजिस्टर का Alpha ( $\alpha$ ) कहते हैं।

इस सर्किट का वोल्टेज गेन निम्न सूत्र द्वारा ज्ञात किया जाता है, जो कि अधिक (लगभग 196) होता है।

$$\text{Voltage Gain} = \frac{I_c}{I_e} - \frac{R_L}{R_{IN}} = \alpha \times \frac{R_L}{R_{IN}}$$

$I_c$  = ट्रांजिस्टर की कलैक्टर करंट,  
 $I_e$  = ट्रांजिस्टर की एमीटर करंट, उ।में  
 $R_L$  = लोड रजिस्टेंस का मान, ओम्ह्स  
 $R_{IN}$  = सर्किट के इनपुट पर प्रयुक्त रजिस्टेंस का मान, ओम्ह्स

कॉमन बेस एम्पलीफायर सर्किट का करंट गेन एक से कुछ कम तथा वोल्टेज गेन तथा पॉवर गेन अधिक होते हैं। इसका इनपुट इम्पीडेंस बहुत अधिक होता है। अतः इस सर्किट का प्रयोग

एम्पलीफिकेशन के लिए नहीं किया जाता है। इसका प्रयोग एम्पलीफायर सर्किट्स में इम्पीडेंस मैचिंग के लिए किया जाता है।

इस सर्किट का पावर गेन निम्न सूत्र से ज्ञात किया जाता है जो कि लगभग 192 होता है।

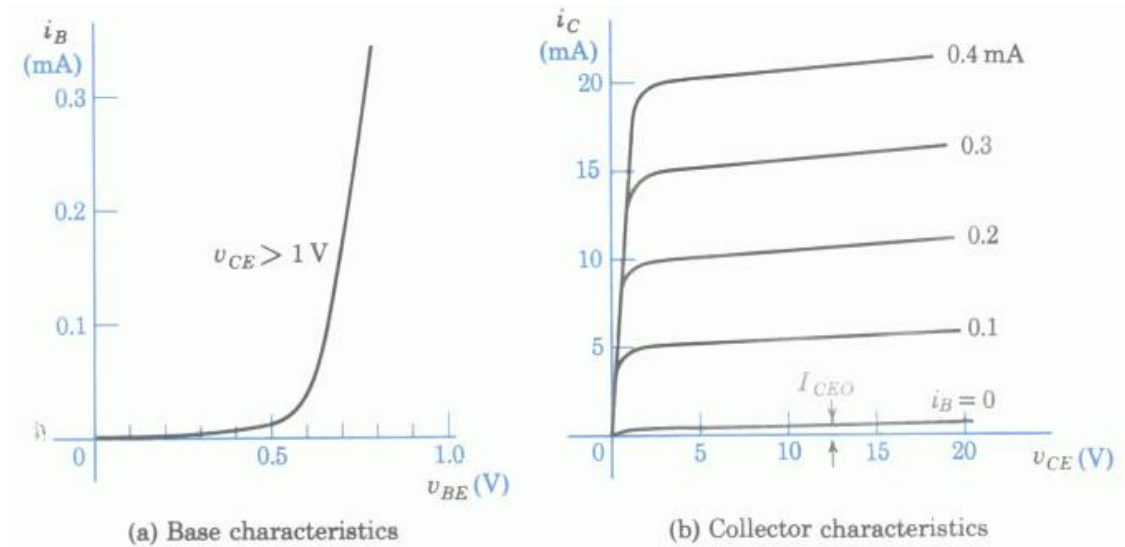
$$\text{Power Gain} = \text{Current Gain} \times \text{Voltage Gain}$$

$$\text{Power Gain} = \frac{I_C^2}{I_E^2} \times \frac{R_L}{R_{IN}} = \alpha^2 \times \frac{R_L}{R_{IN}}$$

- $I_C$  = ट्रांजिस्टर की कलैक्टर करंट,  
 $I_E$  = ट्रांजिस्टर की एमीटर करंट,  
 $R_L$  = लोड रेजिस्टेंस का मान, ओम्ह्स  
 $R_{IN}$  = सर्किट के इनपुट पर प्रयुक्त रेजिस्टेंस का मान, ओम्ह्स

### कॉमन बेस ट्रांजिस्टर के करेक्टरेस्टिक :-

किसी कॉमन बेस ट्रांजिस्टर में एमीटर current  $I_E$  तथा एमीटर बेस के मध्य वोल्टेज  $V_{EB}$  कलैक्टर current  $I_C$  तथा कलैक्टर बेस के मध्य वोल्टेज  $V_{CB}$  इन चारों के वोल्टेज/करंट परिवर्तनशील होते हैं। इन चारों वोल्टेज/करंट में से किन्हीं दो के मध्य खींचे गये ग्राफ को ट्रांजिस्टर की कॉमन बेस करेक्टरेस्टिक कहते हैं। क्योंकि इस प्रकार के ट्रांजिस्टर में इनपुट एमीटर सर्किट में लगाया जाता है। अतः एमीटर करंट  $I_E$  तथा एमीटर बेस के मध्य वोल्टेज  $V_{EB}$  के मध्य खींचा गया ग्राफ इनपुट करेक्टरेस्टिक कहलाता है। इसी प्रकार कलैक्टर करंट  $I_C$  तथा कलैक्टर व बेस के मध्य वोल्टेज  $V_{CB}$  के मध्य खींचे गये ग्राफ को आउटपुट करेक्टरेस्टिक कहते हैं।



### कॉमन बेस इनपुट करेक्टरेस्टिक :-

इनपुट करेक्टरेस्टिक का ग्राफ खींचने के लिए हमें नियत कलैक्टर बेस वोल्टेज ( $V_{CB}$ ) पर एमीटर करंट ( $I_E$ ) तथा एमीटर व बेस के मध्य वोल्टेज ( $V_{EB}$ ) के मध्य ग्राफ खींचना होगा। कलैक्टर व बेस के मध्य विभिन्न वोल्टेज लगायी जाती है तथा एमीटर करंट के मान ज्ञात करते जाते हैं। नियत कलैक्टर बेस वोल्टेज ( $V_{CB}$ ) के लिए एमीटर बेस वोल्टेज ( $V_{EB}$ ) तथा एमीटर करंट ( $I_E$ ) के लिए प्राप्त मानों के मध्य ग्राफ खींच कर उस नियत कलैक्टर बेस वोल्टेज ( $V_{CB}$ ) पर इनपुट करेक्टरेस्टिक प्राप्त कर लेते हैं।

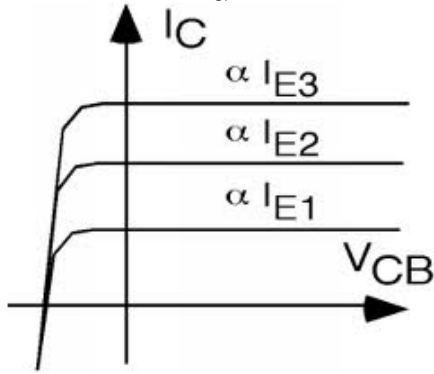
ट्रांजिस्टर के इनपुट करेक्टरेस्टिक से ट्रांजिस्टर का डायनेमिक इनपुट रजिस्टेंस ज्ञात किया जा सकता है।

ट्रांजिस्टर का डायनेमिक इनपुट रजिस्टेंस	=	$r_i$	-	$\frac{\Delta V_{EB}}{\Delta I_E}$	जबकि $V_{CB}$ नियत है।
---	---	-------	---	------------------------------------	------------------------

कॉमन बेस ट्रांजिस्टर के लिये डायनेमिक इनपुट रजिस्टेंस  $r_i$  का मान बहुत कम लगभग 20 से 100 ओह्म होता है।

### कॉमन बेस आउटपुट करेक्टरेस्टिक :-

फिक्स एमीटर करंट के लिये कलैक्टर करंट तथा कलैक्टर बेस वोल्टेज ( $V_{CB}$ ) के मध्य खींचे गये ग्राफ को आउटपुट करेक्टरेस्टिक खींचने के लिए चित्र में दिखाए अनुसार सप्लाय के वोल्टेज डिवाइडर  $R_1$  द्वारा एमीटर करंट  $I_E$  का मान निश्चित कर देते हैं। अब आउटपुट सर्किट में कलैक्टर तथा बेस के मध्य पोटेंशियल डिवाइडर  $R_2$  द्वारा ( $V_{CB}$ ) का मान बदलते जाते हैं एवं प्रत्येक दशा में मिलीएम्पीयर मीटर द्वारा कलैक्टर करंट का मान ज्ञात करते जाते हैं। एमीटर करंट के निश्चित मान के लिए कलैक्टर बेस वोल्टेज ( $V_{CB}$ ) तथा कलैक्टर करंट ( $I_C$ ) के मध्य खींचा गया ग्राफ उस एमीटर करंट के लिए ट्रांजिस्टर का आउटपुट करेक्टरेस्टिक कहलाता है। इसी प्रकार एमीटर करंट  $I_E$  का कोई अन्य फिक्स सप्लाय लेकर दूसरा करेक्टरेस्टिक खींचा जाता है।



उदाहरण:- कॉमन बेस कॉन्फिगरेशन करंट एम्प्लीफिकेशन फैक्टर ( $\alpha$ ) 0.98 यदि एमीटर करंट 1mA है तब बेस करंट कितना होगा ?

हल:  $\alpha = 0.98$ ,  $I_E = 1\text{mA}$   $\alpha = I_C / I_E$

या  $I_C = \alpha \cdot I_E$

$= 0.98 \times 1 = 0.98\text{mA}$

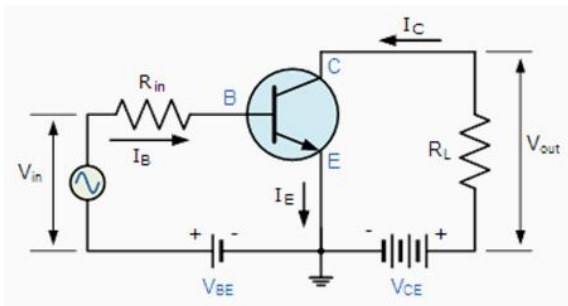
अब  $I_E = I_C + I_B$

या  $I_B = I_E - I_C$

$= 1 - 0.98 = 0.02\text{ mA}$

### कॉमन एमीटर कोन्फिगुरेशन सर्किट :-

वह एम्प्लीफायर सर्किट जिस में एमीटर को अर्थ कर दिया जाता है, इनपुट सिग्नल बेस पर दिया जाता है तथा आउटपुट सिग्नल कलैक्टर से प्राप्त किया जाता है कॉमन एमीटर एम्प्लीफायर सर्किट कहलाता है इसे ग्राउन्डेड एमीटर एम्प्लीफायर सर्किट भी कहते हैं इस सर्किट के इनपुट तथा आउटपुट सिग्नल्स में  $180^\circ$  का फेज डिफरेंस होता है।



इस प्रकार के एम्प्लीफायर सर्किट का इनपुट इम्पीडेंस कम (700 से 2000 ओह्म तक) होता है इसका आउटपुट इम्पीडेंस अधिक (लगभग 5 मेगा ओह्म) होता है इस सर्किट में इनपुट बेस पर देते हैं तथा आउटपुट कलैक्टर पर प्राप्त होता है अतः इसका करंट गेन निम्न सूत्र द्वारा ज्ञात किया जाता है जाकि लगभग 245 होता है।

$$\text{Current Gain} = \frac{I_c}{I_b} = \beta$$

जहाँ  $I_c$  = कलैक्टर करंट  
 $I_b$  = बेस करंट

**Beta ( $\beta$ )** – किसी ट्रांजिस्टर की कलैक्टर करंट तथा बेस करंट के अनुपात को उस ट्रांजिस्टर का (करंट गेन)  $\beta$  कहते हैं।

इस सर्किट का वोल्टेज गेन निम्न सूत्र द्वारा ज्ञात किया जाता है, जो कि लगभग 245 होता है।

$$\text{Voltage Gain} = \frac{I_c}{I_b} \times \frac{R_L}{R_{IN}} = \beta \times \frac{R_L}{R_{IN}}$$

$I_c$  = ट्रांजिस्टर की कलैक्टर करंट,  
 $I_b$  = ट्रांजिस्टर की बेस करंट,  
 $R_L$  = लोड रेजिस्टेंस का मान, ओम्ह्स  
 $R_{IN}$  = सर्किट के इनपुट पर प्रयुक्त रेजिस्टेंस का मान, ओम्ह्स

इस सर्किट का पॉवर गेन नीचे दिये सूत्रानुसार ज्ञात किया जाता है जो कि अधिकतक लगभग 12000 होता है।

$$\text{Power Gain} = P_{out}/P_{in}$$

$$\text{Power Gain} = \frac{I_c^2 R_L}{I_b^2 R_{IN}} = \beta^2 \times \frac{R_L}{R_{IN}}$$

$I_c$  = ट्रांजिस्टर की कलैक्टर करंट,  
 $I_b$  = ट्रांजिस्टर की एमीटर करंट,  
 $R_L$  = लोड रेजिस्टेंस का मान, ओम्ह्स  
 $R_{IN}$  = सर्किट के इनपुट पर प्रयुक्त रेजिस्टेंस का मान, ओम्ह्स

कॉमन एमीटर एम्पलीफायर सर्किट का इनपुट इम्पीडेंस कम तथा आउटपुट इम्पीडेंस अधिक, करंट गेन अधिक, वोल्टेज गेन कम तथा पॉवर गेन अधिक होने के कारण यह सबसे अधिक प्रचलित में है।

**उदाहरण :-** यदि किसी एमीटर ट्रांजिस्टर एम्पलीफायर की एमीटर करंट 5mA तथा बेस करंट 0.1mA है। इस सर्किट के इनपुट पर 2000 ओम्ह और आउटपुट पर 10,000 ओम्ह रेजिस्टेंस प्रयोग किया है। तो ज्ञात कीजिये – ट्रांजिस्टर का करंट गेन।

1. ट्रांजिस्टर का वोल्टेज गेन
2. ट्रांजिस्टर का पावर गेन

1. हल-  $I_c = I_e - I_b = 5 - 0.1 = 4.9 \text{ mA}$   
 Current gain = ?,  $I_e = 5 \text{ mA}$ ,  $I_b = 0.1 \text{ mA}$

Current Gain =	$\frac{I_c}{I_b}$	=	$\beta$
----------------	-------------------	---	---------

Current Gain =	$\frac{I_c}{I_b}$	=	49
----------------	-------------------	---	----

2. हमें ज्ञात है-  $I_c = 4.9 \text{ mA}$ ,  $R_L = 10,000 \Omega$ ,  $R_{IN} = 2000 \Omega$

Voltage Gain	=	$\frac{I_c}{I_b}$	$\times$	$\frac{R_L}{R_{IN}}$	=	$\beta$	$\times$	$\frac{R_L}{R_{IN}}$
Voltage Gain	=	$\frac{4.9}{0.1}$	$\times$	$\frac{10000}{2000}$	=	$\beta$	$\times$	$\frac{R_L}{R_{IN}}$

= 245

Power Gain	=	$\frac{I_c^2 R_L}{I_b^2 R_{IN}}$	=	$\beta^2$	$\times$	$\frac{R_L}{R_{IN}}$
------------	---	----------------------------------	---	-----------	----------	----------------------

Power Gain	=	$\frac{(4.9)^2 \times 10000}{(0.1)^2 \times 2000}$	=	$\beta^2$	$\times$	$\frac{R_L}{R_{IN}}$
------------	---	--	---	-----------	----------	----------------------

=  $(49)^2 \times 5$  = 12005

### Relation between current gain $\alpha$ and $\beta$ -

हम जानते हैं कि  $I_E = I_B + I_C$

Emitter current =  $I_E$

Base current =  $I_B$

Collector current =  $I_C$

सूत्र में  $I_C$  का भाग देने पर

$\frac{I_E}{I_C}$	=	$\frac{I_B}{I_C}$	+	$\frac{I_C}{I_C}$
$\frac{I_E}{I_C}$	=	$\frac{I_B}{I_C}$	+	1

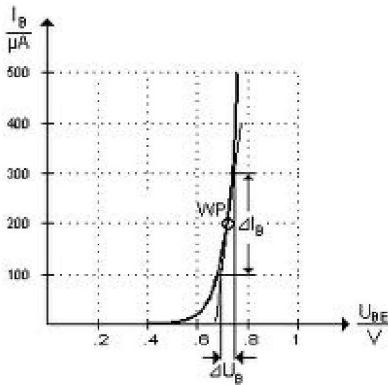
Current Gain =	$\frac{I_c}{I_b}$	=	$\beta$
----------------	-------------------	---	---------

Current Gain $\alpha$	=	$\frac{I_c}{I_e}$
-----------------------	---	-------------------

1	=	1	+	1	=	1+β	त्रिक गुणा करने पर
α		β				β	
α	=	β					या
		1+β					
		α(1+β) = β					
		α+αβ = β					
		α = β-αβ				= β(1-α)	
		β	=	α			
				1-α			

### कॉमन एमीटर CE ट्रांजिस्टर कोनफिगरेषन के करेक्टरेस्टिक :-

कॉमन एमीटर कोनफिगरेषन के बेस करंट ( $I_b$ ) एमीटर बेस वोल्टेज ( $V_{EB}$ ) कलैक्टर करंट ( $I_c$ ) तथा कलैक्टर व एमीटर के मध्य वोल्टेज ( $V_{CE}$ ) ये चारो करंट/वोल्टेज परिवर्तनशील होते है ये चारो वोल्टेज/करंट मे से बेस करंट तथा एमीटर व बेस वोल्टेज के मध्य खीचे गये ग्राफ को इनपुट करेक्टरेस्टिक कहते है। इसी प्रकार कलैक्टर करंट ( $I_c$ ) तथा एमीटर कलैक्टर बाल्टेज ( $V_{CE}$ ) के मध्य संबंध प्रकट करने वाले ग्राफ को आउटपुट करेक्टरेस्टिक कहते है।

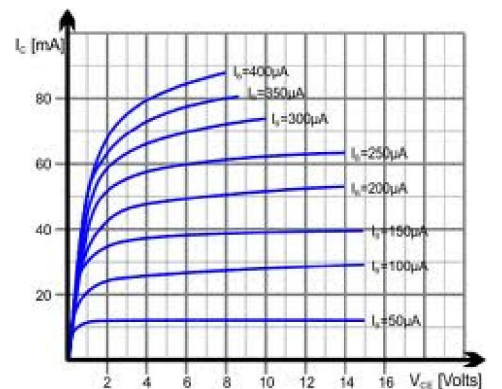


**ट्रांजिस्टर के इनपुट करेक्टरेस्टिक :-** वोल्टेज डिवाइडर  $R_2$  के द्वारा कलैक्टर व एमीटर के मध्य वोल्टेज ( $V_{CE}$ ) को एक निश्चित तथा उपयुक्त मान पर समायोजित करते है। अब बेस व एमीटर के मध्य वोल्टेज ( $V_{EB}$ ) को बदलते जाते है। प्रत्येक एमीटर वोल्टेज ( $V_{EB}$ ) के लिए जाइन्ट बेस करंट ( $I_b$ ) का मान ज्ञात करते जाते है इस प्रकार प्राप्त मानों के द्वारा ( $V_{EB}$ ) तथा बेस करंट के बीच करेक्टरेस्टिक ग्राफ खीचते है। जो कि इस इनपुट सर्किट का इनपुट करेक्टरेस्टिक होता है। कलैक्टर व एमीटर के मध्य वोल्टेज को बदलकर प्रत्येक ( $V_{CE}$ ) पर बेस करंट का मान ज्ञात करते जाते है इस प्रकार वोल्टेज ( $V_{EB}$ ) तथा बेस करंट ( $I_b$ ) के मानों के मध्य

दूसरा इनपुट करेक्टरेस्टिक ग्राफ खीचा जा सकता है।

### ट्रांजिस्टर के आउटपुट करेक्टरेस्टिक :-

वोल्टेज डिवाइडर  $R_1$  के द्वारा बेस करंट ( $I_b$ ) फिक्स कर लेते है तथा आउटपुट सर्किट  $R_2$  की सहायता से वोल्टेज एमीटर कलैक्टर ( $V_{CE}$ ) का मान वोल्ट मीटर द्वारा ज्वाइंट कलैक्टर करंट ( $I_c$ ) का मान मिलीएम्पीयर मीटर द्वारा पढ़ते है अब एमीटर कलैक्टर वोल्टेज का मान वोल्ट मीटर द्वारा तथा ज्वाइंट कलैक्टर करंट का मान मिलीएम्पीयर मीटर द्वारा पढ़ते है अब कलैक्टर एमीटर वोल्टेज ( $V_{CE}$ ) के मान बदलते जाते है तथा उसके प्रत्येक मान के लिये ज्वाइंट कलैक्टर करंट का मान ज्ञात करके ( $V_{CE}$ ) तथा ( $I_c$ ) के मध्य ग्राफ खींच लेते है। यह



आउटपुट करेक्टरेरिस्टिक कहलाता है। अब बेस करंट ( $I_b$ ) के अन्य मान के लिए इसी प्रक्रिया को दोहरा कर दूसरा ट्रांजिस्टर आउटपुट करेक्टरेरिस्टिक ज्ञात करते हैं।

उपरोक्त करेक्टरेरिस्टिक से कॉमन एमीटर ट्रांजिस्टर कांफिगुरेशन के लिये आउटपुट डायनेमिक रजिस्टेंस ज्ञात किया जा सकता है।

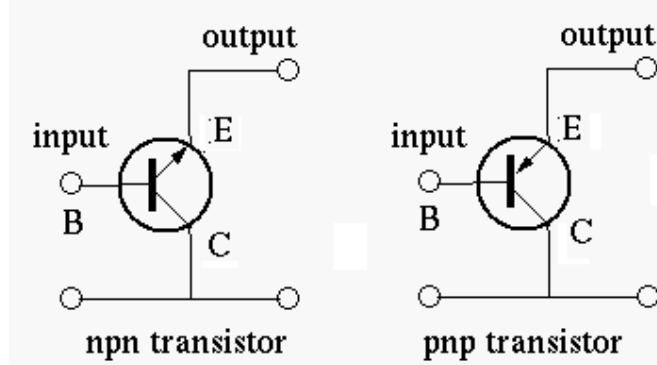
$$\text{ट्रांजिस्टर का डायनेमिक आउट पुट रजिस्टेंस} = r_o = \frac{\Delta V_{EC}}{\Delta I_C} \quad \text{जबकि } I_B \text{ नियत है।}$$

ट्रांजिस्टर के लिये डायनेमिक आउट पुट रजिस्टेंस  $r_o$  का मान बहुत अधिक लगभग 20 किलो ओह्म होता है।

ग्राफ से स्पष्ट है कि जब ( $I_b$ ) = 0 है तब ( $I_c$ ) का मान शून्य नहीं है यह लीकेज करंट  $I_{CEO}$  होता है।

### कॉमन कलेक्टर (CC) कोनफिगुरेशन सर्किट :-

इस प्रकार के ट्रांजिस्टर सर्किट को अर्थड कलेक्टर भी कहते हैं। इसमें कलेक्टर इनपुट तथा आउटपुट दोनों के लिये कॉमन बना दिया जाता है। इस सर्किट का एम्पलीफिकेशन लाभ अन्य सर्किट की तुलना में कम होता है अतः इस प्रकार के ट्रांजिस्टर सर्किट के इनपुट तथा आउटपुट करेक्टरेरिस्टिक विशेष व्यावहारिक महत्व के नहीं होते हैं। इसका उपयोग इंपीडेंस मैचिंग में होता है।



इस प्रकार के एम्पलीफायर सर्किट का इनपुट इम्पीडेंस बहुत अधिक (750 किलो ओह्म) होता है इसका आउटपुट इम्पीडेंस बहुत कम (लगभग 50ओह्म) होता है इस सर्किट में इनपुट बेस पर तथा आउटपुट एमीटर पर प्राप्त होता है अतः इसका करंट गेन निम्न सूत्र द्वारा ज्ञात किया जाता है जो कि लगभग 100 होता है।

$$\text{Current Gain} = \frac{I_e}{I_b} = \gamma$$

जहाँ  $I_e$  = एमीटर करंट

$I_b$  = बेस करंट

$\alpha$  एवं  $\gamma$  में संबन्ध-



$\gamma =$	$\frac{\Delta I_e}{\Delta I_B}$				
$\beta =$	$\frac{\Delta I_C}{\Delta I_B}$				
$\alpha =$	$\frac{\Delta I_C}{\Delta I_e}$				
$I_e = I_C + I_B$					
$\Delta I_e = \Delta I_C + \Delta I_B$					
$\Delta I_B = \Delta I_e - \Delta I_C$					$\Delta I_B$ का मान $\gamma$ में रखने पर
$\gamma =$	$\frac{\Delta I_e}{\Delta I_e - \Delta I_C}$				समीकरण में $\Delta I_e$ का भाग देने पर
$\gamma =$	$\frac{\Delta I_e / \Delta I_e}{\Delta I_e / \Delta I_e - \Delta I_C / \Delta I_e}$				
$\gamma =$	$\left\{ \frac{1}{1 - \alpha} \right\}$				

### ट्रांजिस्टर के तीनो कॉन्फिग्यूरेशनों की तुलना :-

स.क्र.	करेक्टरेस्टिक	कॉमन बेस	कॉमन एमीटर	कॉमन कलैक्टर
1	इनपुट इंपीडेंस	बेरी लो(40Ω)	लो(50KΩ)	बेरी हाई(750KΩ)
2	आउटपुट इंपीडेंस	बेरी हाई(1MΩ)	हाई (10KΩ)	बेरी लो(50Ω)
3	करंट गेन	1 से कम	1 से अधिक	अधिक ( $\beta + 1$ )
4	वोल्टेज गेन	लो (150)	मीडियम (500)	एक से कम
5	पावरगेन	अधिक	सबसे अधिक	कम
6	लीकैज करंट	बहुत कम	बहुत अधिक(500μA for Ge & 20μA - Si)	बहुत अधिक(500μA for Ge & 20μA for Si)
7	फेज शिफ्ट	0°	180°	0°
8	प्रयोग	For Impedance matching	For amplification	For Impedance matching

### सही या गलत चुनिये :-

1. ट्रांजिस्टर का बेस क्षेत्र अधिक चौड़ा होता है।
2. कॉमन बेस एम्पलीफायर सर्किट का वोल्टेज गेन एक से अधिक होता है।
3. एक ट्रांजिस्टर का एमीटर बेस जंक्शन सदैव फॉरवर्ड बायस होता है जबकि कलैक्टर बेस जंक्शन रिवर्स बायस में होता है।
4. एक बाइपोलर ट्रांजिस्टर में दो P-N जंक्शन होते हैं।
5. ट्रांजिस्टर का बीटा हमेशा एल्फा से बड़ा होता है।
6. एक ट्रांजिस्टर कट ऑफ, सैचुरेशन या लीनियर रीजन में कार्य कर सकता है।
7. ट्रांजिस्टर एक एक्टिव डिवाइस है।
8. एक ट्रांजिस्टर का एमीटर करंट, बेस करंट तथा कलैक्टर करंट के योग के बराबर होता है।
9. FET के तीन टर्मिनल एमीटर, बेस, कलैक्टर हैं।
10. एक ट्रांजिस्टर में डिप्लेन लेयर की संख्या तीन होती है।

उत्तर : 1. गलत, 2. सही,  
6. सही, 7. सही,

3. सही,  
8. सही

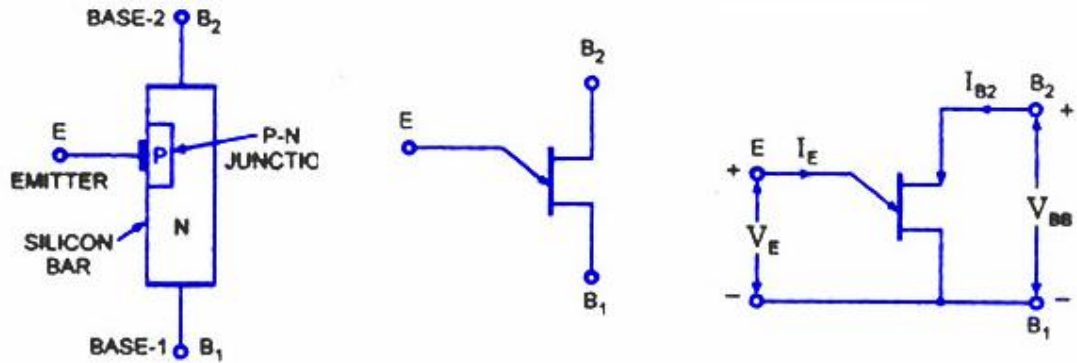
4. सही, 5. सही,  
9. गलत 10. गलत

### यूनीजंक्शन ट्रांजिस्टर ( UniJunction Transistor)

यह एक सेमीकंडक्टर डिवाइस है जो कि दो डायोड के समतुल्य हैं इसे यूनीपोलर ट्रांजिस्टर भी कहते जिसमें तीन टर्मिनल तथा सिर्फ एक जंक्शन होता है यह एक हल्की डोपिंग (उच्च प्रतिरोधकता) सेमी. कंडक्टर राड होती है जो प्रायः N टाईप होती हैं। जिसके केंद्र पर उच्च डोपिंग (निम्न प्रतिरोधकता) प्रदार्थ का विपरीत पोलैरिटी क्षेत्र होता है। बेस-1 तथा बेस-2 टर्मिनल्स सेमीकंडक्टर की छड़ के दोनों सिरों पर तथा केन्द्र पर एमीटर संयोजित रहता है।

सामान्य प्रचालन दशा में UJT का बेस-1 अर्थ पाइंट से संयोजित किया जाता है तथा बेस-2 धनात्मक बायस पर रखा जाता है तथा एमीटर को कम धनात्मक वोल्टेज पर रखा जाता है। जो बेस क्षेत्र के वोल्टेज से अधिक होगा तब ट्रांजिस्टर रिवर्स बायस पर रहेगा इस दशा में एमीटर से होल्स जंक्शन को पार करके बेस-1 पर पहुँचते हैं इस प्रकार एमीटर करंट प्रवाहित होती है और जंक्शन का प्रतिरोध घट जाता है तथा एमीटर वोल्टेज भी घट जाता है। इस प्रकार इस ट्रांजिस्टर नेगेटिव रेजिस्टेंस का गुण प्रदर्शित होता है।

यह युक्ति किसी रिले या एस सी आर को अचानक पावर पल्स देने का कार्य करती है।



(a) Basic Structure (b) Schematic Symbol (c) Basic Arrangement

### Unijunction Transistor

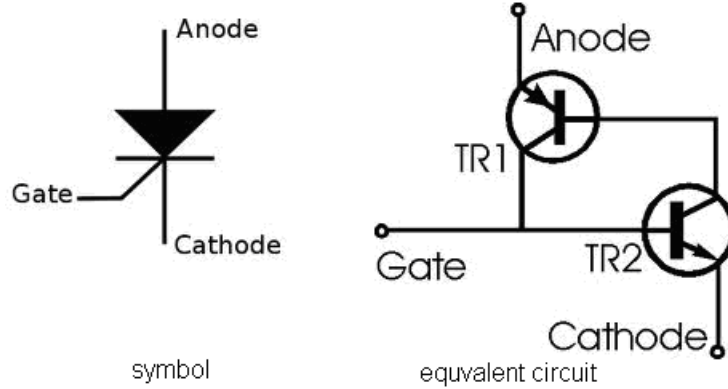
यह N टाईप लघु अशुद्धि युक्त सिलीकॉन की छड़ या क्रिस्टल जिसका रेजिस्टेंस उच्च (लगभग 10 किलो ओम) होता है के दोनो सिरों पर सामान्य रेजिस्टेंस या ऐसे कान्टैक्ट जो रेक्टिफिकेशन का कार्य नहीं करते का बना होता है। यह कान्टैक्ट बेस -1 तथा बेस-2 कहलाते हैं। एन छड़ के मध्य में एक पी प्रकार के सेमीकंडक्टर का तुकड़ा जुड़ा हुआ होता है जो एमीटर का कार्य करता है। इस प्रकार एक पी-एन जंक्शन इस छड़ पर बनता है।

यूनिजंक्शन ट्रांजिस्टर अन्य ट्रांजिस्टर की तरह कार्य न करते हुये एक स्विचिंग युक्ति की तरह कार्य करता है।

**उपयोग** – इसका उपयोग डिले टाईमर तथा किसी रिले ट्रिप हेतु पावर सर्किट में स्विचिंग हेतु किया जाता है।

## सिलिकान कन्ट्रोल रेक्टिफायर एस.सी.आर.

सिलिकान कन्ट्रोल रेक्टिफायर नाम से जाने जानी वाली यह पीएनपीएन युक्ति सिलिकान की पी तथा एन प्रकार की चार परतों से बनी होती है।



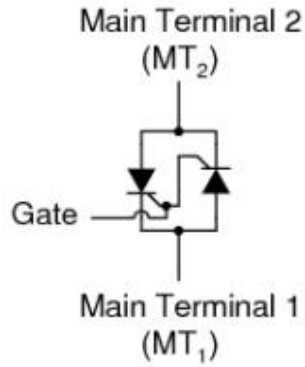
इसके तीन टर्मिनल क्रमशः एनोड ए (A) कैथोड के (K) तथा गेट जी (G) कहलाते हैं। यह आन अथवा फायर्ड इसके गेट में करंट की पल्स प्रदाय करने से होता है। और इसे एनोड करंट को शून्य कर ही टर्न ऑफ किया जा सकता है। एक स्टैण्डर्ड एससीआर लगभग 500 एम्पीयर करंट प्रवाहित कर सकता है।

एससीआर की कार्यविधि दो ट्रांजिस्टरो जिसमें एक एनपीएन तथा पीएनपी हों के द्वारा दिखायी जा सकती है इस दो ट्रांजिस्टर के मिले जुले सर्किट में एनोड तथा कैथोड दोनो ओपन सर्किट की तरह कार्य करते हैं। जब तक की गेट पर करंट को प्रवाहित न किया जावे।

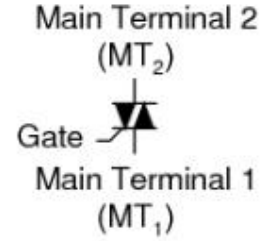
एक बार करंट प्रदाय करने पर एनोड तथा कैथोड लगभग शॉर्ट सर्किट की तरह कार्य करते हैं जहां एनोड करंट को एक लोड रजिस्टेंस द्वारा नियंत्रित किया जाता है जब तक की एनोड कैथोड की तुलना में ज्यादा पाजिटिव होगा प्रत्येक एमीटर बेस जंक्शन फारवर्ड बायस में रहेगा जब तक कि गेट करंट को जीरो नहीं कर दिया जाता है जिससे जंक्शन दो ओपन सर्किट की तरह कार्य करेगा व एनोड तथा कैथोड करंट प्रेक्टिकली जीरो हो जावेंगे। किसी टिपिकल एससीआर में कई एम्पीयर का रेटेड एनोड करंट एक मोमेंटरी पल्स के द्वारा (लगभग 4 माईक्रो सेकेन्ड के समय के लिए) कुछ मिलीएम्पीयर का करंट गेट को देकर प्राप्त किया जा सकता है एससीआर के इस गुण का उपयोग ए सी सर्किट में एससीआर कन्ट्रोलड पावर सप्लाई बनाने में किया जाता है।

## ट्रायक

यह पेरैलल में जोड़े गये दो एससीआर के तुल्य होता है। इसमें दो मुख्य टर्मिनल तथा एक गेट होता है इसकी विशेषता यह होती है कि जब मुख्य टर्मिनल नम्बर दो को पाजिटिव या नेगेटिव पोटेणियल पर रखा गया हो तो मुख्य टर्मिनल नम्बर एक को पाजिटिव या नेगेटिव पल्स देने पर उसमे से करंट प्रवाह स्थापित हो सकता है।



TRIAC equivalent circuit

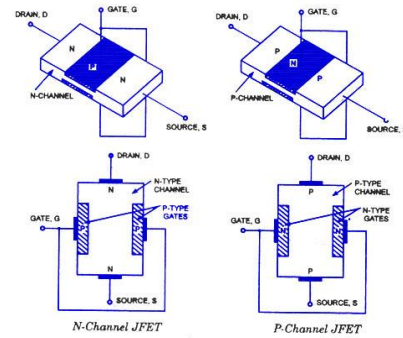
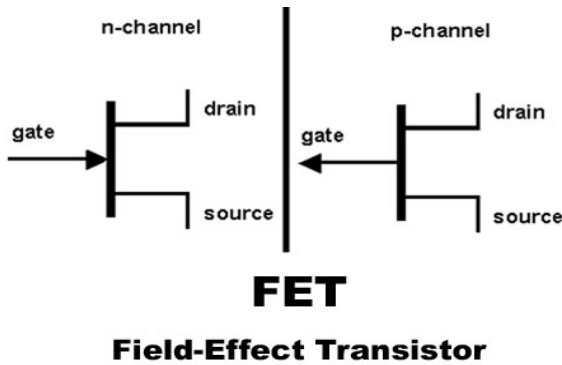


TRIAC schematic symbol

एक बार करंट प्रवाह स्थापित हो जाने पर एससीआर की भांती ही करंट प्रवाह पर गेट का कोई नियंत्रण शेष नहीं रहता। यह करंट प्रवाह तब तक चलता रहता है जब तक कि मुख्य टर्मिनल के वोल्टेज का मान ऑपरेटिंग बिन्दू से नीचे नहीं गिर जाता है अथवा विपरीत ध्रुवता का नहीं हो जाता इसका उपयोग डिजिटल सर्किट में किया जाता है।

### फील्डइफेक्ट ट्रांजिस्टर ( Field Effect Transistor)

बाइपोलर ट्रांजिस्टर में करंट माइनोरिटी और मेजोरिटी दोनों से मिलकर बनता है परन्तु फील्डइफेक्ट ट्रांजिस्टर जिसको FET भी कहते हैं। उसमें करंट केवल मेजोरिटी के द्वारा फ्लो होता है यह इसका मुख्य गुण है। FET ट्रांजिस्टर को इसीलिए यूनिपोलर ट्रांजिस्टर कहते हैं।



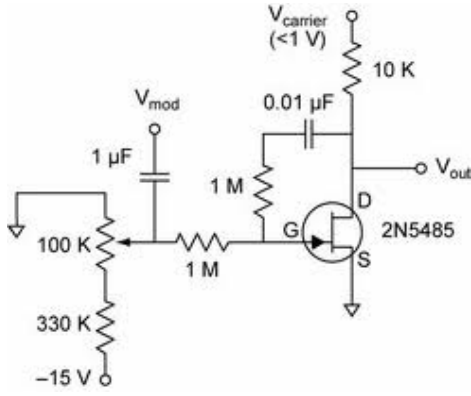
इस प्रकार के ट्रांजिस्टर को N-type चैनल से या P-type चैनल से बनाया जा सकता है। N-type के FET में N-type प्रदार्थ की पतली बार से चैनल बनता है। इसके बाद P-type प्रदार्थ की दो बार इस चैनल के मध्य भाग में डिफ्यूज कर जोड़ी जाती है। यह दो जंक्शन दो PN जंक्शन डायोड बनते हैं जिनको गेट्स कहते हैं। चित्र में दोनो P क्षेत्रों को समानान्तर जोड़कर केवल एक तार बाहर निकाली जाती है। इनको गेट टर्मिनल कहते हैं दो गेट्स के मध्य के क्षेत्र को चैनल कहते हैं।

जो दो टर्मिनल N-type बार को जोड़ती है उनमें से एक को सोर्स टर्मिनल और दूसरे को ड्रेन टर्मिनल कहते हैं।

P चैनल FET में दो N-type पदार्थ को उसके दानों तरफ मध्य में जोड़ा जाता है।

### Working of FET

जब  $V_{DD}$  वोल्टेज N चैनल FET के सोर्स और टर्मिनल के बीच दी जाती है तब इलेक्ट्रान सोर्स से ड्रेन की तरफ N-type मटेरियल के अंदर से बहते हैं।



चित्र के अनुसार गेट और सोर्स के बीच रिवर्स बाइस देने पर हर एक PN जंक्शन के ऊपर इलेक्ट्रिक क्षेत्र बन जाता है। इस कंडक्शन के समय जंक्शन के पास के क्षेत्र में इलेक्ट्रॉन नहीं रह जाते हैं। इस क्षेत्र को डिप्लेशन रीजन कहते हैं इस रीजन (क्षेत्र) के कारण चैनल का क्रॉस सैक्शन एरिया घट जाता है। जब डिप्लेशन क्षेत्र इतना बढ़ जाता है कि यह दोनों सीधे सम्पर्क में आ जाते हैं तब इसको **pinched off** चैनल कहते हैं। गेट और सोर्स के मध्य में दी गई बायस के मध्य में दी गई बाईस रिवर्स बायस है। और यही सोर्स और ड्रेन के मध्य बहने वाले इलेक्ट्रॉन को कंट्रोल करती है। क्योंकि इलेक्ट्रॉन के बहाव को डिप्लेशन रीजन

कंट्रोल करता है इसलिए इसको डिप्लेशन टाईप FET कहते हैं।

FET एम्पलीफायर सर्किट की तरह उपयोग होती है चित्र में सोर्स को अर्थ किया गया है। सोर्स तथा गेट के मध्य रिवर्स बायस प्रदान किया गया है। और इस प्रकार गेट, सोर्स की अपेक्षा निगेटिव हो जाता है। यह रिवर्स बायस FET के जंक्शन पर डिप्लेशन रीजन उत्पन्न करती है। जो कि ड्रेन करंट के नियंत्रित करती है। अतः सोर्स और ड्रेन की ओर जाने वाले चार्ज कैरियर्स की मात्रा भी परिवर्तित होती है। इस प्रकार इनपुट में होने वाले छोटे से परिवर्तन से ड्रेन करंट ( $I_D$ ) में बड़ा परिवर्तन होता है अतः सर्किट के लोड पर एम्पलीफाइड सिग्नल प्राप्त होता है।

P चैनल का FET भी इसी प्रकार का कार्य करता है इसमें केवल इतना अंतर है चैनल कैरियर करंट इलेक्ट्रॉन के स्थान पर होल्स द्वारा बहता है। इसके अलावा तीनों इलेक्ट्रोड पर दी जाने वाली वोल्टेज की पोलैरिटी बदल जाती है। अतः बाइपोलर और यूनीपोलर ट्राजिस्टर्स में दो मुख्य अंतर हैं—

1. Uni Junction Transistor वोल्टेज कंट्रोल डिवाइस है तथा Bi-Junction करंट के द्वारा नियंत्रित किये जाते हैं।
2. Bi-Junction साधारण अवस्था में ऑफ रहते हैं और Uni-Polar ऑन रहता है।

### FET के लाभ :-

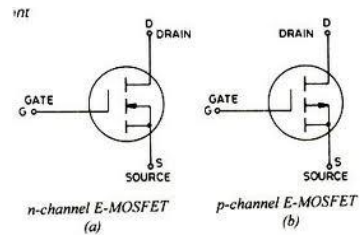
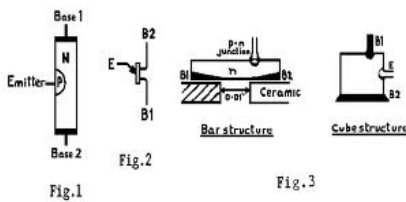
1. इसका इनपुट इम्पीडेंस अधिक होता है।
2. पावर गेन अधिक होता है।
3. अच्छी फाइडेलिटी प्रदान करता है।

### उपयोग :-

1. टी.वी. रिसीवर में।
2. इलेक्ट्रॉनिक परीक्षण यंत्रों की प्रथम एम्पलीफायर स्टेज में।
3. कम्प्यूटर में।

### मेटल ऑक्साइड सेमीकंडक्टर फील्ड इफैक्ट ट्राजिंस्टर (MOSFET)

यह एक बहुत महत्वपूर्ण सेमी कंडक्टर डिवाइस है। जिसका उपयोग अनेकों सर्किट में किया जाता है। MOSFET का इनपुट इम्पीडेंस, FET का इनपुट इम्पीडेंस की अपेक्षा बहुत अधिक होता है क्योंकि इसकी गेट लीकेज करंट बहुत कम होती है। इसका उपयोग उन सभी सर्किट्स में हो सकता है जिनमें FET उपयोग किया जाता है। इसका कार्य सिद्धान्त ठीक FET के समान ही है।



### संरचना –

चित्र के अनुसार N-Channel MOSFET की संरचना को दर्शाया गया है यह निम्न संघोघनों को छोड़कर FET के समान है।

1. इसमें केवल एक P रीजन होता है, जिसे substrate कहते हैं।
2. इस चैनल की बाँयी ओर मेटल ऑक्साइड की पतली सतह जमी होती है।
3. ऑक्साइड सतह के ऊपर मेटालिक गेट बना होता है। सिलिकॉन डाईऑक्साइड इंसुलेटर होने के कारण गेट भी चैनल से इन्सुलेट रहता है। अतः को इन्सुलेटेड गेट FET भी कहते हैं।
4. MOSFET में भी FET के समान तीन टर्मिनल होते हैं जो कि सोर्स, गेट तथा ड्रेन कहलाते हैं।

### कार्य सिद्धान्त :-

इस ट्रांजिस्टर में गेट एक छोटे कैपेसिटर के रूप में बना होता है इसकी एक प्लेट गेट होता है और दूसरी प्लेट, चैनल होता है। जब गेट पर निगेटिव वोल्टेज दिया जाता है तो इस पर इलैक्ट्रॉन एकत्रित होते हैं जो चैनल की सतह के इलैक्ट्रॉन्स को प्रतिकर्षित करते हैं। अतः चैनल में करंट प्रवाह के लिए कम इलैक्ट्रॉन उपलब्ध होते हैं। इस प्रकार गेट पर निगेटिव वोल्टेज होने की दशा में सोर्स से ड्रेन तक बहने वाली करंट घट जाती है। इसके विपरीत गेट पर पॉजिटिव वोल्टेज होने की दशा में उपरोक्त चैनल में करंट बढ़ जाती है। MOSFET में निम्न विशेषताएँ होती हैं।

1. सोर्स से ड्रेन तक करंट गेट कैपेसिटर के इलैक्ट्रिक फील्ड द्वारा कंट्रोल होती है।
2. MOSFET में FET के समान गेट डायोड नहीं होता है। अतः इसके गेट पर निगेटिव या पॉजिटिव वोल्टेज दिया जा सकता है और इसका इनपुट इम्पीडेंस अधिक हो जाता है। जो 10,000 किलो ओम्ह से 10,000 मेगा ओम तक होती है।
3. गेट कैपेसिटर के कारण गेट करंट सभी दशाओं में नगण्य होती है।

000

लेखक – स.उ.नि. रे. शारदा प्रसाद तिवारी

बिषय सामग्री का संदर्भ –

1. बेसिक इलेक्ट्रॉनिक्स, लेखक – संजय शर्मा
2. बेसिक इलेक्ट्रॉनिक्स, लेखक – जे. बी. गुप्ता
3. इलेक्ट्रॉनिक्स थ्योरी, लेखक – एस. सी. शर्मा
4. बेसिक इलेक्ट्रॉनिक्स इंजीनियरिंग – पी. एस. जाखर